

<<瑞萨7544单片机原理和应用>>

图书基本信息

书名：<<瑞萨7544单片机原理和应用>>

13位ISBN编号：9787302111962

10位ISBN编号：7302111960

出版时间：2005-6-1

出版时间：清华大学出版社

作者：上村 省一,铃木 诚,矢野 公子

页数：201

字数：309000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<瑞萨7544单片机原理和应用>>

内容概要

本书介绍了瑞萨科技股份有限公司的7544组单片机的原理、性能特点和使用方法。

7544组单片机是8位单片机740族的系列产品之一，凝聚16位定时器、8位定时器、8位A/D转换器，非同步/同步串行接口等功能于一微型封装中。

本书在介绍单片机的系统构造和指令的基础上，也说明了一些基本程序实例及内置外围电路的使用方法。

本书能帮助初学者在短期内尽快入门，可作为大专院校相关专业学生的学习资料，也适合具备一定单片机基础知识的人员自学，并可作为设计、开发技术人员的培训教材和参考资料。

<<瑞萨7544单片机原理和应用>>

书籍目录

第1章 概要	1.1 740产品族	1.2 QzROM的优点	1.3 7544群的概要	第2章 7544群 (QzROM版) 的硬件结构
2.1 概要	2.1.1 管脚连接图	2.1.2 功能框图	2.1.3 管脚的功能说明	2.1.4 群展开
2.2 功能块明	2.2.1 中央运算处理器 (CPU)	2.2.2 存储器	2.2.3 输入/输出端口	2.2.4 中断
(键唤醒)	2.2.5 键输入	2.2.6 定时器	2.2.7 串行I/O	2.2.8 A/D转换器
2.2.9 监视定时器	2.2.10 复位电路	2.2.11 时钟发生电路	第3章 740族的指令系统	3.1 概要
3.2 中央演算处理装置	3.2.1 累加器 (A)	3.2.2 寄存器X (X)、变址寄存器Y (Y)	3.2.3 堆栈指针 (S)	3.2.4 程序计数器 (PC)
3.2.5 处理器状态寄存器 (PS)	3.3 寻址方式	3.4 指令系统	3.4.1 数据转移指令	3.4.2 运算指令
3.4.3 位操作指令	3.4.4 标志设定指令	3.4.5 跳转、转移和返回指令	3.4.6 中断指令	3.4.7 特别指令
3.4.8 其他指令	指令一览表	3.6 指令码对应表	第4章 740族的基本程序	4.1 740族指令集的特点
4.2 有效利用740族固	4.2.1 存储器间的运算	4.2.2 数据的位判定转移	4.2.3 数据的位处理 (置位/复位)	4.2.4 数据的循环移位
4.3 基本处理的程序例子	4.3.1 RAM清除	4.3.2 数据传送 (RAM)	4.3.3 数据传送 (固定ROM地址)	4.3.4 数据传送 (可变ROM地址)
4.3.5 数据的重新排序	4.3.6 16位数据加法运算 (二进制)	4.3.7 16位数据减法运算 (二进制)	4.3.8 16位数据加法运算 (BCD)	4.3.9 16位数据减法运算 (BCD)
4.3.10 16位数据乘法运算 (二进制)	4.3.11 16位数据除法运算 (二进制)	4.4 应用程序例子	4.4.1 文件处理 (传送)	4.4.2 文件处理 (交换)
4.4.3 代码转换 (压缩BCD 非压缩BCD)	4.4.4 代码转换 (非压缩BCD 压缩BCD)	4.4.5 代码转换 (BIN BCD)	4.4.6 代码转换 (BCD BIN)	4.4.7 SGN函数
4.4.8 DCB 12位浮点四则运算	4.5 替代指令	4.5.1 交换累加器	4.5.2 计数器位累加器	4.5.3 存储器的置位
4.5.4 存储器的位清除	4.5.5 存储器的位反转	第5章 7544群的应用例子	附录A 开发环境介绍	

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>