

<<Allegro15.X学习与使用>>

图书基本信息

书名：<<Allegro15.X学习与使用>>

13位ISBN编号：9787302111085

10位ISBN编号：7302111081

出版时间：2005-10

出版时间：第1版 (2005年10月1日)

作者：易鸿

页数：443

字数：613000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<Allegro15.X学习与使用>>

内容概要

本书详细介绍了Allegro 15 . X的学习与使用。

作者根据自己多年以来学习和使用Allegro的实践，综合Allegro的各种资源，写成这本系统详细的入门教材。

本书结合作者在PcB设计方面的丰富经验，使您在软件学习的过程中得以兼顾到真实世界的环境，从一个全方位的视角学习和使用Allegro。

本书既可作为系统的学习指导，也可作为手册使用，同时书中的一些设计经验和技巧也可供参考。无论对初学者还是有一定经验的设计人员，本书都会有所帮助。

<<Allegro15.X学习与使用>>

书籍目录

第1章 PCB设计与Allegro 1.1 Cadece PSD 15.X安装 1.2 PCB设计基础知识第2章 一般操作与基本概念 2.1 相关工具与工作流程 2.2 Allegro操作界面 2.3 基本概念 2.4 基本操作 2.5 环境变量管理第3章 库的开发与定义 3.1 焊盘的开发与定义 3.2 零件的开发 3.3 零件的自动错误检测 3.4 库开发的一般考虑 3.5 Device文件第4章 逻辑数据专递 4.1 Allegro与Concept-HDL之间的逻辑数据传递 4.2 Allegro与Capture之间的逻辑数据传递 4.3 第三方逻辑数据传递第5章 设计准备 5.1 设置图纸 5.2 叠层结构 5.3 差分对定义 5.4 电源和地网络定义 5.5 Setup Advisor 5.6 盲/埋孔定义 5.7 布线区域定义 5.8 通过Board Wizard进行新板的准备工作第6章 布局 6.1 布局一般原则 6.2 手动布局 6.3 自动布局 6.4 对换 6.5 布局评估 6.6 零件更新第7章 约束的原则第8章 榫柄第9章 布线第10章 设计完善第11章 制造数据的输出 附录1 菜单与命令对照附录2 IC封装术语

<<Allegro15.X学习与使用>>

编辑推荐

随着集成电路的集成度不断增长、芯片的I/O和封装引脚迅速猛增；同时，也由于千兆赫，甚至万兆赫速率的数据传输同样也导致了极高速的PCB与系统.....等等原因，使得很多开发人员在众多同行中成为出类拔萃者的愿望受到了阻碍。

在这种情况下，学习和掌握好一款电路板开发工具，无异于握有一把斩金削玉的利剑。

而Cadence公司的Allegro软件正是这样一把利剑。

Cadence Allegro系统互联平台能够跨集成电路、封装和PCB，协同设计高性能互联。应用平台的协同设计方法，工程师可以迅速优化I/O缓冲器之间和跨集成电路、封装和PCB的系统互联。

该方法还能避免硬件返工并降低硬件成本和缩短设计周期。

同时，约束驱动的Allegro流程包括高级功能用于设计捕捉、信号完整性和物理实现。

本书是一本系统而详细的入门教材，还结合了作者在PCB设计方面的一些经验，虽不是什么高深的知识，但对实践还是大有裨益的。

<<Allegro15.X学习与使用>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>