

<<逻辑设计与数字系统（下册）>>

图书基本信息

书名：<<逻辑设计与数字系统（下册）>>

13位ISBN编号：9787302106906

10位ISBN编号：7302106908

出版时间：2005-6

出版时间：清华大学出版社

作者：刘宝琴,罗嵘,王德生

页数：295

字数：414000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<逻辑设计与数字系统（下册）>>

### 内容概要

本书分为上、下两册，共18章，上册包括第1~10章，主要内容有：数制与编码、逻辑代数、集成逻辑电路、组合逻辑电路的分析与设计、锁存器和触发器、常见的时序逻辑电路、同步时序逻辑电路与脉冲型异步时序电路的分析与设计、存储器和可编程逻辑器件，以及面向综合的VHDL设计描述。

下册包括第11~18章，主要内容有：电位型异步时序逻辑电路的分析与设计、运算电路、数字系统设计基础、特殊存储器、可测性设计、逻辑仿真、面向仿真的VHDL设计描述，以及数模转换器和模数转换器。

本书体系合理、物理概念准确、理论联系实际、阐述清楚，便于自学。

上册主要面向本科生，适合用做高等院校电子工程、计算机技术、自动控制和微电子器件等学科的专业技术基础课教材。

下册可作为本科生高年级和硕士研究生的选修教材，申请“信息与通信工程学科”和“电子科学与技术学科”硕士学位同等学力人员的复习材料，以及相关专业技术人员参考书。

## 书籍目录

第11章 电位型异步时序逻辑电路的分析与设计 11.1 电位型异步时序逻辑电路的特点 11.2 波形图分析法 11.3 电位型异步时序电路的模型和流程表 11.4 电位型异步时序电路的分析 11.5 电位型异步时序电路的设计 小结 习题第12章 运算电路 12.1 加法和减法运算 12.2 算术逻辑单元 12.3 乘法电路 12.4 除法电路 12.5 流水线工作方式 小结 习题第13章 数字系统设计基础 13.1 数字系统的特点和描述方法 13.2 系统级 13.3 算法级 13.4 寄存器传输级 13.5 ASM机设计举例（一） 13.6 ASM机设计举例（二） 13.7 ASM机设计举例（三） 13.8 存储程序计算机 13.9 接口电路 13.10 数字信号处理器的设计考虑 小结 习题第14章 特殊存储器 14.1 双口RAM 14.2 先进先出存储器 14.3 双口RAM和FIFO的应用 14.4 FIFO的实现 14.5 堆栈 14.6 按内容寻址存储器 14.7 串行接口EEPROM 小结 习题第15章 可测性设计 15.1 逻辑电路的测试方法 15.2 可测性的度量 15.3 可测性设计的方法 15.4 内测试 15.5 边界扫描测试 小结 习题第16章 逻辑仿真 16.1 逻辑仿真的模型 16.2 逻辑仿真的算法 16.3 故障仿真 小结 习题第17章 面向仿真的VHDL设计描述 17.1 仿真模型 17.2 仿真的算法 17.3 仿真周期 17.4 延时 17.5 延时 17.6 信号赋值和变量赋值 17.7 仿真的初始化 17.8 测试平台 小结 习题第18章 数模转换器和模数转换器 18.1 数模转换器的工作原理 18.2 数模转换器的主要参数 18.3 数模转换器应用举例 18.4 模数转换器的主要参数 18.5 取样保持电路和模拟多路选择器 18.6 直接的模数转换器 18.7 间接的模数转换器 小结 习题参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>