

<<微型计算机接口技术>>

图书基本信息

书名：<<微型计算机接口技术>>

13位ISBN编号：9787302106296

10位ISBN编号：7302106290

出版时间：2005-5

出版时间：清华大学出版社

作者：邓亚平/陈昌志编

页数：465

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<微型计算机接口技术>>

内容概要

本书以现代微型计算机为主要对象，系统深入地论述了CPU为核心的微机各部件之间的关系。从微型计算机系统的角度阐述了微型计算机的基本工作原理、各种I/O接口以及常用I/O设备的结构与连接使用方法。

其主要内容包括：I/O端口地址译码技术、总线、存储器及其接口、定时器/计数器接口、中断控制接口、DMA接口、并行接口、A/D与D/A转换器接口等。

本书内容全面，对各种新的接口标准都进行了讲述。

本书可以作为高等院校计算机专业及相近专业的本科、研究生教材，也可作为从事微型计算机应用与开发的工程技术人员的参考书。

<<微型计算机接口技术>>

书籍目录

第1章 绪论 1.1 微处理器的发展 1.1.1 从8086到Pentium 1.1.2 从Pentium Pro到Pentium 4 1.2 微处理器的性能评测标准 1.2.1 iCOMP指数 1.2.2 P-Rating指数 1.3 Pentium处理器 1.3.1 Pentium的内部结构 1.3.2 Pentium的寄存器结构 1.3.3 Pentium的引脚信号 1.4 微机接口技术的基本概念 1.4.1 硬件接口 1.4.2 软件接口 1.4.3 接口技术 1.5 接口的组成 1.6 I/O端口地址译码技术 1.6.1 I/O端口及其编址方式 1.6.2 I/O端口地址分配 1.6.3 I/O端口地址译码 1.7 本章小结 1.8 习题与思考题第2章 总线 2.1 总线的基本概念 2.1.1总线的规范 2.1.2总线的性能指标 2.2 系统总线 2.2.1 IBM PC总线 2.2.2 ISA总线 2.2.3 MCA总线 2.2.4 EISA总线 2.3 局部总线 2.3.1 VL总线 2.3.2 PCI总线 2.4 PCMCIA扩展总线 2.4.1 PCMCIA的硬件规格 2.4.2 PCMCIA的软件接口 2.5 AGP 2.5.1产生的背景 2.5.2 AGP的特点 2.5.3 AGP的工作模式 2.5.4 AGP与PCI的关系 2.6 通用串行总线 2.6.1 USB 2.6.2 IEEE 1394总线 2.6.3 IEEE 1394总线与USB的比较 2.7 现场总线 2.7.1 现场总线概述 2.7.2 现场总线的几种类型 2.7.3 基金会现场总线FF 2.8 本章小结 2.9 习题与思考题第3章 存储器及其接口 3.1 概述 3.1.1 对存储设备的要求 3.1.2 存储设备的分类 3.2 半导体存储器 3.2.1 易失性存储器 3.2.2 非易失性存储器 3.3 内存的管理 3.3.1 80X86系列CPU的两种内存管理模式 3.3.2 PC系列微机的存储器空间 3.3.3 常规内存的管理 3.3.4 扩展内存的管理 3.4 存储器接口技术 3.4.1 存储器接口中应考虑的几个问题 3.4.2 存储器地址译码方法 3.5 主存储器接口 3.5.1 EPROM与CPU的接口 3.5.2 SRAM与CPU的接口 3.5.3 DRAM与CPU的接口 3.6 高速缓冲存储器的接口 3.6.1 高速缓冲存储器的特点 3.6.2 高速缓冲存储器的体系结构 3.7 本章小结 3.8 习题与思考题第4章 定时器/计数器接口 4.1 8254可编程定时器/计数器 4.1.1 8254的引脚信号和内部结构 4.1.2 8254的控制字 4.1.3 8254的工作方式 4.2 8254在PC系列机中的应用 4.2.1 8254编程 4.2.2 8254在PC系列机中的应用 4.3 MCI46818及其应用 4.3.1 MCI46818的引脚信号和内部结构 4.3.2 MCI4818在PC/AT机中的应用 4.4 小结 4.5 习题与思考题第5章 中断控制接口第6章 DMA接口第7章 并行接口第8章 串行通信接口第9章 键盘与鼠标器接口技术第10章 显示器接口技术第11章 多媒体设备及其接口第12章 磁盘接口第13章 打印机接口第14章 A/D与D/A转换器接口参考文献

<<微型计算机接口技术>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>