

<<微型计算机系统与接口教学指导书及习题>>

图书基本信息

书名：<<微型计算机系统与接口教学指导书及习题详解>>

13位ISBN编号：9787302105596

10位ISBN编号：7302105596

出版时间：2005-5

出版时间：第1版(2005年5月1日)

作者：李继灿

页数：221

字数：338000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

内容概要

本书是《微型计算机系统与接口》的配套教学指导书与习题详解。

全书分为两部分：第1部分是教学指导书；第2部分是习题详解。

教学指导书的章节划分与主教材一致，主要内容包括各章节的教学要求与内容要点；习题详解也与主教材的习题完全配套，以便于教学时查找引用和参考。

本书的教学指导紧密结合教学的实际需要，习题详解覆盖了主教材的基本内容；所有这些对于熟练掌握和深入理解主教材内容都是十分重要的。

本书既可作为高等学校计算机专业教材的辅助参考教材，也可以作为学生和广大读者的自学业参考用书。

书籍目录

第1部分 教学指导书 第1章 微型机系统的基础知识 1.1 微型机概述 1.1.1 微型机的发展简史 1.1.2 微型机的分类 1.2 微型机系统的组成 1.2.1 硬件系统 1.2.2 软件系统 1.3 微机硬件系统结构基础 1.4 微处理器模型的组成 1.4.1 运算器 1.4.2 控制器 1.4.3 内部寄存器 1.5 存储器概述 1.5.1 基本概念 1.5.2 存储器组成 1.5.3 读写操作过程 1.6 微机的工作原理与程序执行过程 1.6.1 微机的工作原理 1.6.2 程序执行过程 1.7 微机中的几个主要性能指标 1.7.1 主板的结构与性能 1.7.2 微处理器的性能指标 1.7.3 总线的性能指标 1.8 微型机系统的配置 1.8.1 硬件系统配置的实用原则 1.8.2 硬件系统配件的选择 1.9 计算机的运算基础 1.9.1 数制转换综合表示法 1.9.2 二进制编码(代码) 1.9.3 带符号数的表示法 第2章 现代微处理器技术概述 2.1 8086/8088微处理器简介 2.1.1 8086/8088 CPU的内部组成结构 2.1.2 8086/8088的寄存器结构 2.1.3 总线周期的概念 2.2 8086/8088 CPU的存储器 2.2.1 存储器的组织 2.2.2 存储器的分段 2.2.3 物理地址和逻辑地址 2.2.4 堆栈 2.3 CISC与RISC技术 2.3.1 CISC 2.3.2 RISC 2.4 80x86至Pentium系列微处理器技术概述 2.4.1 80286微处理器 2.4.2 80386微处理器 2.4.3 80486微处理器 2.4.4 Pentium微处理器 2.4.5 Pentium H微处理器 2.4.6 Pentium III微处理器 2.4.7 Pentium 4微处理器 2.4.8 新一代微处理器——Itanium 2.5 80x86至Pentium系列微处理器的程序设计模型 2.5.1 通用寄存器(或多功能寄存器) 2.5.2 专用寄存器 2.6 实模式存储器寻址 2.6.1 段和偏移 2.6.2 默认段寄存器和偏移寄存器 2.6.3 “段加偏移”寻址机制 允许重定位 2.7 保护模式存储器寻址 2.7.1 选择子和描述符 2.7.2 程序不可见寄存器 2.8 内存分页 2.8.1 分页寄存器 2.8.2 页目录和页表 第3章 微处理器的指令系统 第4章 汇编语言程序设计 第5章 微处理器的硬件特性及微机系统组成原理 第6章 存储器及其接口 第7章 输入输出接口与中断技术 第8章 常见外设接口及应用第2部分 习题详解

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>