

<<数字基础>>

图书基本信息

书名：<<数字基础>>

13位ISBN编号：9787302105312

10位ISBN编号：7302105316

出版时间：2005-10

出版时间：清华大学出版社

作者：[美]ThomasL.Floy

页数：981

字数：1553000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字基础>>

内容概要

这是《数字基础》的第8版。

与以前的版本一样，它以清晰、直接和恰当的图解形式提供了全面的概括。

许多主题都得到了加强，书中各部分都有许多改进。

本版通过在第1章介绍的可编程逻辑以及后面许多章节连续进行的关于PLD的讨论而形成的完整的内容，进一步反映了从固定功能逻辑器件到可编程逻辑器件（PLD）的变化。

和以前一样，使用ABEL硬件描述语言对PLD编程的讨论也用了两章的篇幅。

还增加了一章关于数字信号处理的新内容。

另外，本书新的内容设计和版式也加强了内容形式和可用性。

本书是《数字基础》这本畅销书的第8版。

在长达20多年的时间里，本书都被作为数字电子基础方面的经典教材。

其特色在于理论与实践的结合，提供了最全面与最新的数字基础知识——从基本概念到微处理器、可编程逻辑和数字信号处理技术。

本书重点介绍了实际元器件和设备的应用以及故障检测技术，以便帮助读者提高对于实际问题的解决能力，这对于读者的职业生涯很有帮助。

本书通过大量的练习和示例对理论进行了清晰、准确的说明，适合作为数字电子、数字逻辑、计算机基础和数字基础等课程的教材或参考书。

<<数字基础>>

书籍目录

第1章 数字概念简介 1.1 数字量与模拟量 1.2 二进制数、逻辑电平和数字波形 1.3 基本逻辑运算简介 1.4 逻辑函数简介 1.5 固定函数集成电路 1.6 可编程逻辑器件 1.7 测试仪器简介 1.8 数字系统应用第2章 数字系统、运算和编码 2.1 十进制数 2.2 二进制数 2.3 十进制到二进制的变换 2.4 二进制算术 2.5 二进制的反码和补码 2.6 带符号数 2.7 带符号数的算术运算 2.8 十六进制数 2.9 八进制数 2.10 二-十进制码(BCD) 2.11 数字编码和奇偶校验 2.12 数字系统应用第3章 逻辑门 3.1 反相器 3.2 与门 3.3 或门 3.4 与非门 3.5 或非门 3.6 异或门和同或门 3.7 固定功能逻辑: IC门 3.8 故障检测 3.9 可编程逻辑第4章 布尔代数和逻辑简化 4.1 布尔运算和表达式 4.2 布尔代数的定律和法则 4.3 狄摩根定理 4.4 逻辑电路的布尔分析 4.5 用布尔代数进行简化 4.6 布尔表达式的标准形式 4.7 布尔表达式和真值表 4.8 卡诺图 4.9 卡诺图SOP最小化 4.10 卡诺图POS最小化 4.11 5变量卡诺图 4.12 可编程逻辑 4.13 数字系统应用第5章 组合逻辑 5.1 基本组合逻辑电路 5.2 实现组合逻辑 5.3 与非门和或非门的通用特征 5.4 使用与非门和或非门的组合逻辑 5.5 具有脉冲波形的逻辑电路运算 5.6 故障检测 5.7 可编程逻辑 5.8 数字系统应用第6章 组合逻辑电路函数 6.1 基本加法器 6.2 并行二进制加法器 6.3 比较器 6.4 解码器 6.5 编码器 6.6 代码转换器 6.7 多路转换器 6.8 多路复用器 6.9 奇偶发生器/校验器 6.10 故障检测 6.11 可编程逻辑器件 6.12 数字系统应用 353第7章 ABEL组合逻辑程序设计 7.1 GAL22V10 7.2 GAL16V8 7.3 ABEL简介第8章 触发器以及相关设备第9章 计数器第10章 移位寄存器第11章 ABEL时序逻辑编程第12章 内存和外存第13章 微处理器、计算机和总线简介第14章 数字信号处理第15章 集成电路技术附录A 数据表附录B 错误检测与纠错代码附录C 转换表奇数题答案术语表

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>