

<<计算机硬件基础教程>>

图书基本信息

书名：<<计算机硬件基础教程>>

13位ISBN编号：9787302086710

10位ISBN编号：7302086710

出版时间：2004-8-1

出版时间：清华大学出版社

作者：史嘉权

页数：440

字数：655000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<计算机硬件基础教程>>

内容概要

本书以计算机硬件为基础，把硬件、软件和接口以及原理、技术和应用有机地结合在一起，全面地讲述计算机系统。

全书共分15章，主要内容如下：计算机系统的组成、结构、基本原理和工作过程；计算机的编程结构、寻址方式和指令系统；汇编语言、编程方法和典型实例；8086、80386和Pentium的工作方式、内部结构和技术特点；存储器 and 高速缓存技术；主机与外设之间的接口技术；外设及相关技术；主机系统；操作系统，包括MS-DOS和Windows的设计思想、体系结构等。

本书是专为高等院校非计算机专业编写的，可作为目前开设的“计算机硬件技术基础”、“计算机原理和应用”、“微型计算机技术及应用”、“微型计算机接口技术及应用”等相关课程的主教材，也可作为有些学校新开设的“计算机系统”课程的主教材。

对于从事与计算机有关的科研和管理工作的人员，本书也是一本内容翔实、可读性很强的自学教材和参考书。

<<计算机硬件基础教程>>

书籍目录

第1章 计算机系统概述 1.1 系统组成与结构 1.2 系统配置与主要指标 1.3 基本原理和工作过程第2章 指令系统 2.1 计算机的编程结构 2.2 操作数的寻址方式 2.3 微处理器的指令系统 第3章 汇编语言程序设计 3.1 汇编语言 3.2 伪指令 3.3 程序设计 3.4 典型汇编语言程序设计 第4章 16位和32位微处理器 4.1 16位微处理器8086 4.2 32位微处理器80386 4.3 32位微处理器Pentium第5章 存储器和高速缓存技术 5.1 存储器件和存储器 5.2 存储器的体系结构 5.3 计算机系统中的高速缓存技术 第6章 计算机和外设的数据传输 6.1 为什么要用接口电路 6.2 CPU和输入输出设备之间的信号 6.3 接口部件的I/O端口 6.4 CPU和外设之间的数据传送方式 第7章 串并行通信及其接口技术 7.1 接口的功能以及在系统中的连接 7.2 串行接口和串行通信 7.3 可编程串行通信接口8251A 7.4 并行通信和并行接口 7.5 可编程并行通信接口8255A 第8章 中断控制器、DMA控制器和计数器/定时器 8.1 中断控制器8259A 8.2 DMA控制器8237A 8.3 计数器/定时器8253/54 8.4 32位机中的多功能接口芯片82380 第9章 模数和数模转换 9.1 数模转换器 9.2 模数转换器 9.3 与转换有关的辅助电路 9.4 综合应用举例第10章 输入设备和相关技术 10.1 键盘 10.2 鼠标 第11章 输出设备和相关技术 11.1 CRT显示器 11.2 液晶显示器 11.3 与显示有关的功能调用 11.4 高速图形卡连接端口AGP 11.5 打印机 第12章 软盘、硬盘和光盘子系统 12.1 软盘子系统 12.2 硬盘子系统 12.3 光盘子系统 第13章 总线 13.1 总线的分类和性能指标 13.2 计算机的局部总线 13.3 计算机系统中的层次化局部总线 13.4 外部总线 第14章 主机系统的结构和工作原理 14.1 16位计算机系统的结构 14.2 Pentium系统及其主机板第15章 计算机操作系统 15.1 操作系统MS-DOS 15.2 操作系统Windows参考文献

<<计算机硬件基础教程>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>