

<<微处理器与微型计算机>>

图书基本信息

书名：<<微处理器与微型计算机>>

13位ISBN编号：9787302086284

10位ISBN编号：7302086281

出版时间：2004-6

出版时间：清华大学出版社

作者：（美）托兹（Tocci,R.J.），（美）阿布诺西诺（Ambrosio,F.J.）著，李小洪，冯昭群译

页数：485

字数：723000

译者：托兹

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<微处理器与微型计算机>>

内容概要

本书共9章，从介绍Motorola 68HC11的原理和特性入手，全面介绍了微处理器和微处理器系统。本书大量使用图片、例子和练习，同时还在前一版的基础上，增加了一些习题和答案，以便读者自学。

书后提供的3个附录分别展示了Motorola 68HC11 MCU的完整指令集、结构图和寄存器与控制位分配，具有重要的参考价值。

本书供计算机系、电子工程系学生使用，也可供从事电子技术、单片机应用开发工作的广大工程技术人员参考。

<<微处理器与微型计算机>>

作者简介

(美) Ronald.Tocci, Frank J.ambrosio 两名作者均作职于美国Monroe社区大学。
Ronald J.tocci在单片机领域享有盛誉,具有丰富的实践和教学经验,并编写了7本相关的教材,其中《数字系统原理与应用》自1980年出版以来,一直被很多著名院校选作教材。

李小洪, 199

<<微处理器与微型计算机>>

书籍目录

第1章 数制与编码 1.1 数制系统 1.2 编码 1.3 二进制算术 1.4 有符号数加法 1.5 2的补码系统的减法 1.6 二进制数据乘法 1.7 二进制数据除法 1.8 十六进制算术 1.9 浮点数 1.10 Motorola 68HC11 浮点格式 术语表 习题第2章 数字电路 2.1 并行和串行传输 2.2 逻辑门 2.3 三态逻辑 2.4 触发器 2.5 时钟信号 2.6 边沿触发器 2.7 同步和异步触发器输入 2.8 建立时间和保持时间 2.9 触发寄存器 2.10 集成电路寄存器 2.11 数据总线 2.12 数据总线操作 2.13 解码器 2.14 编码器 2.15 多路开关(数据选择器) 2.16 算术电路 2.17 数字系统的故障维修 2.18 内部数字IC故障 2.19 外部故障 2.20 用于数字系统故障维修的通用测试设备 术语表 习题第3章 存储器器件 3.1 存储器术语 3.2 常规存储器操作 3.3 只读存储器 3.4 ROM结构 3.5 ROM时序 3.6 ROM的类型 3.7 FLASH 3.8 ROM应用 3.9 半导体RAM 3.10 RAM结构 3.11 静态RAM 3.12 动态RAM 3.13 动态RAM的结构和操作 3.14 DRAM读/写周期 3.15 DRAM刷新 3.16 扩展字大小和容量 术语表 习题第4章 计算机介绍 4.1 计算机可以做什么 4.2 计算机如何思考 4.3 有多少种计算机 4.4 基本的计算机结构 4.5 微处理器 4.6 计算机字 4.7 二进制数据字 4.8 编码数据字 4.9 指令字 4.10 68HC11 MPU——一个简化版 4.11 执行一个程序 4.12 跳转和转移指令 4.13 硬件、软件和固件 4.14 编程语言——机器语言 4.15 汇编语言 4.16 高级语言 4.17 流程图 术语表 习题第5章 微机的结构和操作第6章 微处理器：微型计算机的核心第7章 68HC11 MPU编程第8章 输入/输出模式第9章 输入/输出接口附录A 68HC11 MCU完整指令集附录B 68HC11 MCU结构图附录C 68HC11 MCU寄存器和控制位分配习题选解

<<微处理器与微型计算机>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>