

## <<MACH可编程逻辑器件及其开发>>

### 图书基本信息

书名：<<MACH可编程逻辑器件及其开发工具>>

13位ISBN编号：9787302024507

10位ISBN编号：7302024502

出版时间：1997-1

出版时间：清华大学出版社

作者：薛宏熙等编译

页数：359

字数：524000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<MACH可编程逻辑器件及其开发>>

### 内容概要

可编程逻辑器件是可以由用户在工作现场进行编程的逻辑器件。AMD公司的可编程逻辑器件的规模从几百门到几万门，延迟时间可低到4.5ns，具有使用方便、可在系统编程等特点。

本书分为三大部分。

第一部分介绍AMD公司的MACH系列产品；第二部分介绍MACH子器件的设计过程；第三部分介绍PAIASM 4开发软件；在附录中给出了AMD公司的PALCE系列器件的简介，以及AMD公司各类产品的器件封装引脚图。

本书是根据AMD公司有关资料编写的，供使用可编程逻辑器件的技术人员参考，也可作为通讯、信号处理、计算机、自动化等专业的教学参考书。

# <<MACH可编程逻辑器件及其开发>>

## 书籍目录

第一部分MACH器件	第1章 MACH1, 2系列器件	1.1 MACH1, 2系列器件的主要特点	1.2
	MACH1, 2系列同步器件的结构	1.3 MACH1, 2系列同步器件的功能配置	1.4
	系列同步器件的电气特性	1.5 MACH 215异步器件	2.1
	MACH 3, 4系列器件的主要特点	2.2 MACH 3, 4系列器件的结构	2.3
	MACH 3, 4系列器件的功能配置	2.4 MACH 3, 4系列器件的电气特性	3.1
	MACH5系列器件的主要特点	3.2 MACH5系列器件的结构	3.3
	MACH5系列器件的功能配置	3.4 MACH5系列器件的电气特性	3.4
第二部分 MACH器件的设计	第4章 设计的输入	4.1 概述	
	4.2 文本形式的设计输入	4.3 图形形式的设计输入	4.4
	合并多个设计文件	第5章 编译与适配	
	5.1 概述	5.2 适配过程与方法	5.3
	适配出错的处理	5.4 成功适配后的调整	
第6章 仿真	6.1 概述	6.2 建立仿真文件	6.3
	查看仿真结果	6.4 使用仿真结构语句	6.5
设计举例	第三部分 PALASM 4 可编逻辑设计语言	第7章 菜单和命令	7.1
	7.1 概述	7.2	
	FILE菜单	7.3 EDIT菜单	7.4
	RUN菜单	7.5 VIEW菜单	7.6
	DOWNLOAD	和DOCUMENTATION菜单	7.7
	[F1]FOR HELP栏	第8章 语句	8.1
	8.1 概述	8.2 操作符	8.3
	8.3 语句说明	第9章 库	9.1
	9.1 宏的分类	9.2 宏在图形设计中的应用	9.3
	TTL等效宏	第10章 设计举例	10.1
	8位桶形移位寄存器	10.2 通用异步接收/发送器 (UART)	附录

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>