<<数字逻辑电路实验>>

图书基本信息

书名:<<数字逻辑电路实验>>

13位ISBN编号:9787301195017

10位ISBN编号:730119501X

出版时间:2008-2

出版时间:北京大学出版社

作者:数字逻辑电路实验课程组

页数:269

版权说明:本站所提供下载的PDF图书仅提供预览和简介,请支持正版图书。

更多资源请访问:http://www.tushu007.com

<<数字逻辑电路实验>>

内容概要

本书是北京大学电子信息科学基础实验中心《电子信息科学基础实验课程丛书》之一。

全书分为三部分,第一章是数字逻辑电路实验导论,第二章是数字逻辑电路实验部分,第三章是可编程逻辑器件GAL及ABEL语言。

第一章有

实验的有关规定,正确地撰写实验报告,数字电路实验基础知识;第二章精选了14个逻辑电路实验, 包含实验目的、实验原理、实验内容、思考题等。

第三章包含可编程逻辑器件概述,PAL、GAL的基本电路、设计方法及ABEL语言编程。

书末的附录有常用集成电路芯片的参数及性能介绍。

本书介绍了数字逻辑电路和可编程逻辑电路实验的基本知识,内容丰富,实用性强。

通过本书精心安排的科学而系统的实验训练,培养学生的逻辑思维能力、分析和解决问题的能力、综合设计的能力,培养学生知识自我更新和不断创新的能力。

本书可作为高等院校电子信息类本科生数字逻辑电路实验教材,也可作为教师和工程技术人员的参考书。

<<数字逻辑电路实验>>

书籍目录

第一章 数字逻辑电路实验导论

- 1.1 序论
- 1.2 实验的有关规定
- 1.2.1 实验要求
- 1.2.2 实验操作要求
- 1.2.3 实验室管理要求
- 1.3 正确地撰写实验报告
- 1.3.1 实验报告的内容
- 1.3.2 实验报告的例子
- 1.4 数字电路实验基础知识
- 1.4.1 数字集成电路的分类及主要参数
- 1.4.2 TTL与CMOS数字集成电路使用注意事项
- 第二章 数字逻辑电路实验部分
- 实验一 逻辑门电路测试之一
- 实验二 逻辑门电路测试之二
- 实验三 单稳态电路与无稳态电路
- 实验四 晶体振荡器
- 实验五 组合逻辑电路的应用
- 实验六 计数器和脉宽测量
- 实验七 同步时序系统设计
- 实验八 单次触发的异步时序逻辑系统设计
- 实验九 程序控制反馈移位寄存器
- 实验十 m序列
- 实验十一 数字锁相环
- 实验十二 模数和数模转换
-
- 第三章 可编程逻辑器件GAL及ABEL语言
- 参考节目

附录

<<数字逻辑电路实验>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介,请支持正版图书。

更多资源请访问:http://www.tushu007.com