

<<数字电路与系统>>

图书基本信息

书名：<<数字电路与系统>>

13位ISBN编号：9787121122194

10位ISBN编号：7121122197

出版时间：2011-2

出版时间：电子工业出版社

作者：王兢，戚金清 主编

页数：293

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电路与系统>>

内容概要

数字电子技术是信息、通信、计算机、控制等领域工程技术人员必须掌握的基本理论和技能，本书主要讲解了数字逻辑基础，逻辑门电路，逻辑代数基础，组合逻辑电路，触发器，时序逻辑电路，脉冲波形的产生与变换，数字系统设计基础，数模与模数转换，半导体存储器及可编程逻辑器件，硬件描述语言VHDL等内容。

全书包含大量例题和习题，便于学生理解所学概念。

本书不仅是一本面向信息与电气大?专业的本科生基础课教材，而且是电类工程技术人员合适参考用书。

<<数字电路与系统>>

书籍目录

第1章 数字逻辑基础

- 1.1 模拟电路与数字电路
- 1.2 模拟信号与数字信号
- 1.3 数制
- 1.4 数制间的转换
- 1.5 代码
- 1.6 二进制代码的表示法
- 1.7 带符号二进制数的表示法
- 1.8 偏移码

习题

第2章 逻辑门电路

- 2.1 概述
- 2.2 逻辑门电路介绍
- 2.3 TTL集成门电路
- 2.4 MOS门电路-
- 2.5 TTL与CMOS电路的连接
- 2.6 TTL、CMOS常用芯片介绍

习题

第3章 逻辑代数基础

- 3.1 逻辑代数运算法则
- 3.2 逻辑函数的标准形式
- 3.3 逻辑函数的公式化简法
- 3.4 逻辑函数的卡诺图化简法

习题

第4章 组合逻辑电路

- 4.1 组合逻辑电路分析
- 4.2 组合逻辑电路设计
- 4.3 编码器
- 4.4 译码器
- 4.5 数据选择器
- 4.6 数值比较器
- 4.7 加法电路
- 4.8 组合逻辑电路的竞争冒险

习题

第5章 触发器

- 5.1 基本RS触发器
- 5.2 时钟(同步)触发器
- 5.3 主从触发器
- 5.4 边沿触发器
- 5.5 常用触发器的管脚图和逻辑符号
- 5.6 触发器之间的转换
- 5.7 触发器的典型应用

习题

第6章 时序逻辑电路

- 6.1 时序逻辑电路的基本概念

<<数字电路与系统>>

6.2同步时序逻辑电路的一般分析方法

6.3 同步时序逻辑电路的设计

6.4计数器

6.5寄存器

半6.6序列信号发生器

习题

第7章 脉冲波形的产生与变换

7.1 555定时器

7.2施密特触发器

7.3单稳?触发器

7.4多谐振荡器

习题

第8章 数字系统设计基础

8.1数字系统概述

8.2算法状态机——ASM图表

8.3数字系统设计

习题

第9章 数模与模数转换

9.1数模转换电路

9.2数模转换的主要技术指标

9.3模数转换电路

9.4模数转换的主要技术指标

习题

第10章 半导体存储器及可编程逻辑器件

第11章 硬件描述语言VHDL

参考文献

<<数字电路与系统>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>