

<<数字电路>>

图书基本信息

书名：<<数字电路>>

13位ISBN编号：9787121049408

10位ISBN编号：7121049406

出版时间：2007-9

出版时间：电子工业

作者：徐新艳 编

页数：251

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电路>>

内容概要

本书主要讲述数字电路的基本原理、外特性及基本应用。

内容包括：数字电路的基础知识、组合逻辑电路、时序逻辑电路、半导体存储器和可编程逻辑器件、脉冲电路、数/模转换与模/数转换电路。

本书内容深浅适度，在结构体系上有所创新。

通过介绍大量的“工程应用”、“实例”，以及项目技能训练，使读者巩固和掌握数字电路的基本知识及其应用，为学习后续课程及今后的实际工作奠定必要的基础。

本书既可作为高职高专电子信息类及相关专业的教材，也可供工程技术人员参考或作为培训教材。

。

<<数字电路>>

书籍目录

第1章 数字电路基础1.1 数字电路概述1.1.1 数字信号与数字电路1.1.2 数字系统与数字技术1.1.3 本课程的性质和任务1.2 数制及其不同进制数的转换1.2.1 数制1.2.2 数制的转换1.3 码制1.4 算术运算与逻辑运算1.5 逻辑代数1.5.1 逻辑代数与逻辑变量1.5.2 逻辑运算1.5.3 逻辑函数及其表示方法1.5.4 逻辑代数的基本定律与规则1.6 逻辑函数化简1.6.1 公式化简法1.6.2 卡诺图化简法1.6.3 具有约束项的逻辑函数及其化简本章小结目标检测第2章 逻辑门电路2.1 分立元件门电路2.1.1 二极管门电路2.1.2 三极管门电路2.2 TTL门电路2.2.1 与非门2.2.2 其他功能的门电路2.2.3 门电路的改进2.2.4 TTL门使用注意事项2.3 CMOS门电路2.3.1 MOS管特性2.3.2 CMOS非门2.3.3 其他功能的CMOS门电路2.3.4 CMOS门使用注意事项2.4 接口电路2.4.1 TTL电路驱动CMOS电路2.4.2 CMOS电路驱动TTL电路2.4.3 CMOS 4000与54 / 74AHC间的接口电路本章小结实验与技能训练实验1 使用器件手册 实验2 使用仪器 实验3 门电路性能与功能测试 实验4 三态门OC功能测试及应用目标检测第3章 组合逻辑电路3.1 组合逻辑电路的分析3.2 组合逻辑电路的设计3.3 常用的组合逻辑电路3.3.1 加法器3.3.2 编码器和优先编码器3.3.3 译码器3.3.4 数值比较器3.3.5 数据选择器与分配器3.3.6 算术逻辑单元3.4 组合逻辑电路的竞争与冒险3.4.1 竞争与冒险3.4.2 冒险的判断3.4.3 消除冒险的方法本章小结实验与技能训练 实验5 组合逻辑电路 实验6 译码器目标检测第4章 触发器4.1 基本RS触发器4.1.1 逻辑功能分析4.1.2 逻辑功能描述4.2 同步触发器4.2.1 同步RS触发器4.2.2 同步D触发器4.2.3 电平触发方式的空翻现象4.3 主从触发器.....第5章 时序逻辑电路第6章 半导体存储器与可编程器件第7章 脉冲电路第8章 数/模转换器与模/数转换器附录A 图形符号说明参考文献

<<数字电路>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>