

<<数字电子技术>>

图书基本信息

书名：<<数字电子技术>>

13位ISBN编号：9787121031007

10位ISBN编号：7121031000

出版时间：2006-9

出版时间：电子工业出版社

作者：徐丽香

页数：249

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术>>

内容概要

教材采用看、想、学、做的一体化教学模式，贯穿以应用为目的，以必需、够用为度的高职教学原则，通过典型产品引入课程内容，以启发性课程实验和课程设计为主导，把理论教学和实践教学有机地结合在一起，传授数字电子技术的知识，培训电子电路设计和制作的基本技能。

本教材内容包括：数字电路基础知识、逻辑门电路、组合逻辑电路、集成触发器、时序逻辑电路、脉冲波形的产生和变换、数/模、模/数转换、存储器、可编程逻辑器件、数字电子技术课程设计。

本书可作为高等职业技术学院理工科各专业学生的理论和实践教学的教材，也可作为教师的教学参考书，还可供有关工程技术人员自学。

作者简介

徐丽香，广东机电职业技术学院计算机与信息工程系副教授、高级工程师。

主要研究方向为电子技术和家用电器。

曾经出版过多本有关家用电子产品数字视听设备和电子技术方面的著作，并发表了数十篇专业论文。

书籍目录

第1章 数字电路基础知识 1.1 数字信号和数字电路 1.2 数制和编码 1.3 逻辑代数基础 本章学习指导 习题 实训1 认识常用实训设备和集成电路,制作逻辑笔第2章 逻辑门电路 2.1 概述 2.2 晶体管的开关特性 2.3 TTL门电路 2.4 CMOS集成门电路 2.5 集成门电路的实用知识 本章学习指导 习题 实训2 门电路的应用——门控报警电路第3章 组合逻辑电路的分析与设计 3.1 概述 3.2 逻辑代数的公式 3.3 逻辑函数的化简 3.4 组合逻辑电路的分析与设计方法 本章学习指导 习题 实训3 组合逻辑电路设计之密码锁、8线-3线编码器第4章 常用组合逻辑电路模块 4.1 概述 4.2 编码器 4.3 译码器及数码显示电路 4.4 数据分配器和选择器 4.5 数据比较器 4.6 加法器 本章学习指导 习题 实训4 编码、译码和显示驱动电路综合实训第5章 集成触发器 5.1 概述 5.2 集成触发器的基本形式 5.3 各种功能的触发器 本章学习指导 习题5 实训5 基本RS触发器的构成,抢答器和二-四分频电路第6章 时序逻辑电路 6.1 概述 6.2 寄存器(Register) 6.3 计数器 本章学习指导 习题6 实训6 移位寄存器的运用,七进制计数器,60进制计数器第7章 脉冲波形的产生和变换 7.1 概述 7.2 集成555定时器 7.3 施密特触发器 7.4 单稳态触发器 7.5 多谐振荡器 本章学习指导 习题7 实训7 时基电路第8章 数/模、模/数转换第9章 大规模集成电路及其应用第10章 课程设计附录A 常用逻辑符号对照表附录B 国产半导体集成电路型号命名法(GB3430-82) 附录C TTL器件一览表参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>