

<<数字与逻辑电路>>

图书基本信息

书名：<<数字与逻辑电路>>

13位ISBN编号：9787121004964

10位ISBN编号：7121004968

出版时间：2005-1-1

出版时间：电子工业出版社

作者：王建模,刘刚,袁文

页数：420

字数：692000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字与逻辑电路>>

内容概要

本教材系统地讨论了逻辑系统和数字电路的分析与设计方法。

主要内容包括数字与逻辑电路的基本特征、门电路、组合逻辑电路、触发器、时序逻辑电路、脉冲产生与整形电路、大规模集成电路、硬件描述语言与可编程逻辑器件的应用。

在注重基本理论与技术的同时，以较大的篇幅介绍了硬件描述语言：ABEL语言、VHDL语言和Verilog HDL语言及其设计方法。

本书在各章后面附有适量习题，附录中介绍了常用中小规模数字集成电路器件及其管脚分布。

本书可作为高等学校计算机类、电气类、自控类和电子类专业教材，尤其适用于大学一年级开设“数字与逻辑电路”课程的相关专业，也可供有关工程技术人员参考。

<<数字与逻辑电路>>

书籍目录

第1章 数制与码制 1.1 进位计数制 1.1.1 十进制的表示 1.1.2 二进制的表示 1.1.3 八进制数、十六进制数的表示 1.1.4 二进制数的算术运算和逻辑运算 1.2 数制转换 1.2.1 二进制数和十进制数之间的转换 1.2.2 八进制数、十六进制与二进制数的转换 1.3 带符号的代码表示 1.3.1 真值机器数 1.3.2 原码 1.3.3 反码 1.3.4 补码 1.3.5 机器数的运算 1.4 数码和字符的代码表示 习题第2章 逻辑函数基础 2.1 逻辑代数 2.2 逻辑代数的定律及规则 2.3 逻辑函数的化简 习题第3章 逻辑门电路 3.1 概述 3.2 门电路逻辑符号及其外部特性 3.3 典型逻辑门电路及其主要技术参数 习题第4章 组合逻辑电路 4.1 概述 4.2 组合逻辑电路的分析方法 4.3 若干常用组合逻辑电路 4.4 组织逻辑电路的设计 4.5 组合逻辑电路的竞争 - 冒险 习题第5章 触发器第6章 时序逻辑电路第7章 脉冲波形的产生与整形第8章 半导体存储器和可编程逻辑器件第9章 数字电路课程设计与现代数字系统设计附录 部分常用中小规模数字集成电路器件介绍参考文献

<<数字与逻辑电路>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>