

<<可编程逻辑器件开发软件Quar>>

图书基本信息

书名：<<可编程逻辑器件开发软件QuartusII>>

13位ISBN编号：9787118047110

10位ISBN编号：7118047112

出版时间：2006-9

出版时间：国防工业

作者：郑亚民，董晓舟编

页数：288

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<可编程逻辑器件开发软件Quar>>

内容概要

本书围绕着PLD的设计这个主题，系统介绍了相关的基础知识和工具软件，给出了设计实例。本书的主要内容包括：可编程逻辑器件结构、Altera公司最新系列器件的性能特点、VHDL语言、Altera公司新一代的PLD开发软件Quartus II使用入门与进阶、第三方工具软件、LogicLock设计方法、DSP Builder设计工具、SOPCBuilder与Nios II嵌入式处理器核的软硬件开发。

本书内容新颖全面、叙述简明清晰、结构层次分明，利用大量实例和图表说明问题，使读者易于接受。

本书既可以作为高年级本科生和研究生的EDA设计方法等课程的教材，也可以作为工程技术人员的参考资料。

为了方便读者，本书附光盘一张，其中包含了所有设计实例的源程序、工程等。

书籍目录

第1章 概述	1.1 EDA技术	1.1.1 EDA技术发展	1.1.2 EDA设计方法	1.1.3 EDA设计层次
1.2 可编程逻辑器件概述	1.2.1 可编程逻辑器件发展	1.2.2 可编程逻辑器件常用开发软件	1.2.3 可编程逻辑器件设计流程	第2章 FPGA / CPLD结构与应用
2.1 可编程逻辑器件基础	2.1.1 逻辑电路符号表示方法	2.1.2 可编程逻辑器件的分类	2.1.3 简单PLD原理	2.2 复杂可编程逻辑器件
2.2.1 CPLD结构与原理	2.2.2 FPGA结构与原理	2.2.3 CPLD和FPGA特点总结	2.2.4 FPGA / CPLD的发展趋势	2.3 Altera新型器件简介
2.3.1 低成本FPGA——Cyclone II	2.3.2 高性能、高密度FPGA——Stratix II	2.3.3 低成本、低功耗CPLD—MAX II	2.4 编程与配置	2.4.1 Altera FPGA的配置方式
2.4.2 配置过程	2.4.3 Altera配置器件	2.4.4 ByteBlaster II下载电缆	2.4.5 Quartus II软件支持	第3章 VHDL基础
3.1 简介	3.1.1 VHDL的出现	3.1.2 VHDL的主要优点	3.2 VHDL程序基本结构	3.2.1 实体描述
3.2.2 结构体描述	3.3 VHDL的库和包	3.3.1 VHDL库的种类和使用	3.3.2 程序包	3.3.3 库和程序包的引用
3.4 VHDL的基本词法	3.4.1 标识符	3.4.2 数据对象	3.4.3 数据类型	3.4.4 运算符
3.4.5 VHDL表达式	3.5 VHDL的基本语法	3.5.1 并行描述语句	3.5.2 顺序描述语句	3.5.3 结构描述语句
3.6 简单逻辑电路的VHDL描述	3.6.1 译码器	3.6.2 三态门	3.6.3 电位型触发器	3.6.4 钟控型触发器
第4章 Quartus II使用入门	4.1 Quartus II简介	4.1.1 Quartus II的设计流程	4.1.2 Quartus II的设计特点	4.1.3 Quartus II的图形用户界面
4.2 Quartus II使用方法	4.2.1 设计输入	4.2.2 编译	4.2.3 仿真	4.2.4 配置器件
4.2.5 原理图输入方式	4.3 使用Quartus II设计数字逻辑	4.3.1 层次化设计方法——3分频器设计	4.3.2 有限状态机设计——A / D采样控制器设计	第5章 Quartus II使用进阶
第6章 Wuartus II与第三方EDA工具	第7章 LogicLock设计方法	第8章 DSP Builder设计工具	第9章 Nios II SoPc嵌入式系统设计	参考文献 光盘说明

版权说明

本站所提供下载的PDF图书仅提供预览和简介, 请支持正版图书。

更多资源请访问:<http://www.tushu007.com>