

<<数字电子技术及其应用>>

图书基本信息

书名：<<数字电子技术及其应用>>

13位ISBN编号：9787118041064

10位ISBN编号：7118041068

出版时间：2005-9

出版时间：国防工业出版社

作者：韩伟

页数：234

字数：350000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术及其应用>>

内容概要

本书共分9章，主要内容有：数字电路的基本知识，数制和数制的转换；逻辑电路的结构和运算；组合逻辑电路的设计方法；时序逻辑电路的结构和设计；各种触发器的结构和用途；存储器和可编程PLD逻辑电路；数模D/A和模数A/D的转换电路。

本书吸取了众多教材和读物的优点，聚之精华、侧重于重点、条理清晰、文字简明通畅、简学易懂。

本书适合作为电类专业在校学生的教学教材和对数字电子技术爱好的非电类专业学生学习和选修用的教材，也可作为考研究生的学生复习考试之用的参考书，以及工程技术人员的专业书籍。

<<数字电子技术及其应用>>

书籍目录

概述第1章 数字电路基础 1.1 数的概念 1.2 数制 1.3 数的转换 1.4 二 - 十进制代码 1.5 算术运算 习题第2章 逻辑代数 2.1 逻辑运算 2.2 复合逻辑运算 2.3 逻辑代数的基本公式和常用公式 2.4 逻辑函数的简化 习题第3章 门电路 3.1 半导体二极管和三极管的开关特性 3.2 二极管和三极管电路 3.3 TTL门电路 3.4 CMOS门电路 3.5 TTL门电路与CMOS门电路的接口 习题第4章 组合逻辑电路 4.1 组合逻辑电路的分析 4.2 组合逻辑电路的设计方法 4.3 编码器 4.4 译码器 4.5 数据选择器 4.6 数值比较器 4.7 加法器 习题第5章 触发器 5.1 R-S触发器 5.2 同步R-S触发器 5.3 D触发器 5.4 J-K触发器 5.5 T触发器 5.6 主从触发器 5.7 维持阻塞D触发器 习题第6章 时序逻辑电路 6.1 时序逻辑电路的分析方法 6.2 常用的时序逻辑电路 6.3 计数器 6.4 时序逻辑电路的设计 6.5 时序逻辑电路自启动设计 习题第7章 特性触发器 7.1 施密特触发器 7.2 施密特触发器的应用 7.3 多谐振荡器 7.4 单稳态触发器 7.5 555定时器 习题第8章 半导体存储器 8.1 只读存储器 8.2 随机存储器 8.3 存储器容量的扩展 8.4 可编程PLA逻辑阵列 习题第9章 数模互换电路 9.1 数模D/A转换器 9.2 模数A/D转换器 习题附录参考答案参考文献

<<数字电子技术及其应用>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>