

<<微机系统原理与接口技术>>

图书基本信息

书名：<<微机系统原理与接口技术>>

13位ISBN编号：9787118035919

10位ISBN编号：7118035912

出版时间：2005-1-1

出版时间：国防工业出版社

作者：梁成升,吕月娥

页数：320

字数：477000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<微机系统原理与接口技术>>

内容概要

本书以PC系列微机为核心，深入系统地阐述了微机系统的基本工作原理、各种输入/输出及外设接口技术的原理和应用。

主要内容有：微处理器和危机的基本结构，汇编语言程序设计，输入/输出接口技术，半导体存储器及其接口技术，DMA技术，中断技术，定时与计数技术，并行接口，串行接口，模拟接口与常用外设接口，微机总线与接口标准，实用附录等。

本书内容丰富，实用性强，既介绍了基本的接口技术，又加入了大量实际工作中的应用实例；既注重基本原理的讲解，又介绍了现代微机的结构、原理以及很多新技术。

本书可作为高等院校电子信息和计算机专业教材，也可作为成人高等教育的培训教材或自学参考书，对工程技术人员也具有参考价值。

<<微机系统原理与接口技术>>

书籍目录

第1章 微处理器及微机的基本结构 1.1 微型计算机系统概述 1.2 微处理器 1.3 PC系列微型计算机基本结构 1.4 主板芯片组第2章 汇编语言程序设计 2.1 IBMPC机的寻址方式 2.2 8086/8088处理器的指令系统 2.3 汇编语言程序的上机过程 2.4 MASM汇编语言 2.5 汇编程序设计 2.6 汇编语言和C/C++语言混合编程第3章 输入/输出与接口技术 3.1 输入/输出概述 3.2 I/O端口地址译码与读写技术 3.3 输入/输出数据的传输控制方式 3.4 简单输入/输出接口芯片的应用举例第4章 半导体存储器及其接口 4.1 半导体存储器的基本知识 4.2 半导体存储器接口基本技术 4.3 8088 CPU与存储器的接口 4.4 16位微机系统中内存储器接口 4.5 高速缓冲存储器接口 4.6 X86架构下的内存 (DRAM) 第5章 DMA技术第6章 中断技术第7章 定时/计数技术第8章 并行接口第9章 串行接口第10章 模拟接口与常用外设接口第11章 微机总线与接口标准附录A 常用字符的ASCII码表 (用十六进制表示) 附录B DEBUG主要命令附录C DOS功能调用附录D Pentium新增指令系统参考文献

<<微机系统原理与接口技术>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>