

<<实用EDA技术与VHDL教程>>

图书基本信息

书名：<<实用EDA技术与VHDL教程>>

13位ISBN编号：9787115248480

10位ISBN编号：7115248486

出版时间：2011-5

出版时间：人民邮电出版社

作者：赵岩 等编著

页数：321

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<实用EDA技术与VHDL教程>>

内容概要

《实用eda技术与vhdl教程》系统地介绍eda应用技术。全书共6章，第1章介绍了eda技术及cpld/fpga器件原理、结构和特点；第2章介绍了eda常用设计软件的设计开发流程；第3章和第4章对vhdl设计fpga功能模块进行了讲解；第5章系统地讲解了vhdl规范化方法以及常见的编程的warning分析，有效地提高了eda技术设计水平；第6章为教学实验指导，并使读者对一种开源的sopc系统有一个初步的认识，对进一步深入学习eda技术构筑良好基础。

《实用eda技术与vhdl教程》取材广泛、全面系统、内容新颖，以培养学生的设计和应用开发能力为主线，重视普及与提高，实用性强，可供高等院校电子工程、通信工程、计算机应用、自动化、仪器仪表等信息类及相关专业的本科生或研究生使用，也可作为eda设计人员的自学参考书。

<<实用EDA技术与VHDL教程>>

书籍目录

第1章 绪论

- 1.1 eda技术概论
- 1.2 fpga/cpld器件概述
- 1.3 可编程逻辑器件的基本结构
- 1.4 简单的可编程逻辑器件
- 1.5 可编程逻辑器件epld和cpld
- 1.6 现场可编程门阵列fpga
- 1.7 fpga的结构原理

习题

第2章 eda常用设计软件介绍

- 2.1 xilinx ise软件概述
- 2.2 actel libero ide软件概述
- 2.3 altera quartus ii开发流程

习题

第3章 vhdl硬件描述语言

- 3.1 vhdl的基本元素
- 3.2 vhdl程序的基本结构
- 3.3 vhdl的主要语句
- 3.4 vhdl的属性描述
- 3.5 vhdl中的配置

习题

第4章 有限状态机设计

- 4.1 状态机
- 4.2 不带控制输入的状态机
- 4.3 带控制输入的状态机
- 4.4 状态机的无用状态处理
- 4.5 用状态机设计多通道a/d转换

习题

第5章 vhdl规范化标准及常见warning分析

- 5.1 编码设计
- 5.2 可综合代码描述规则
- 5.3 设计优化
- 5.4 常见warning分析及消除

习题

第6章 eda技术综合实验指导

- 6.1 综合实验1-频率测量设计
- 6.2 综合实验2-uart设计
- 6.3 综合设计与实验

参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>