

<<通用数字集成电路简明速查手册>>

图书基本信息

书名：<<通用数字集成电路简明速查手册>>

13位ISBN编号：9787115234261

10位ISBN编号：7115234264

出版时间：2011-1

出版时间：人民邮电出版社

作者：刘畅生，于臻，宋亮 编

页数：22

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<通用数字集成电路简明速查手册>>

### 内容概要

本书收集了74/54、4000、4500和40000系列的各种数字逻辑器件共约450个，分别介绍了它们的引脚图和逻辑表达式及功能表。

本书可供现场测量与控制设备、智能仪器仪表的设计人员及维修人员参考，也可供其他电子设备设计与维修人员和大专院校相关专业师生使用。

## &lt;&lt;通用数字集成电路简明速查手册&gt;&gt;

## 书籍目录

- 一、74/54系列 (74/54)00 四2输入与非门 (74/54)01 四2输入与非门(集电极开路输出)  
 (74/54)02 四2输入或非门 (74/54)03 四2输入与非门(集电极开路输出) (74/54)04 六反相器  
 (74/54)05 六反相器(集电极开路输出) (74/54)06 六高压输出反相缓冲器/驱动器(集电极开路输出)  
 (74/54)07 六高压输出缓冲器/驱动器(集电极开路输出) (74/54)08 四2输入与门 (74/54)09  
 四2输入与门(集电极开路输出) (74/54)10 三3输入与非门 (74/54)11 三3输入与门 (74/54)12  
 三3输入与非门(集电极开路输出) (74/54)13 双4输入与非门(带施密特触发器) (74/54)14 带施密  
 特触发器输入的六反相器 (74/54)15 三3输入与门(集电极开路输出) (74/54)16 六高压输出反向  
 缓冲器/驱动器(集电极开路输出) (74/54)17 六高压输出缓冲器/驱动器(集电极开路输出)  
 (74/54)18 双四输入与非门(施密特触发) (74/54)19 六反相器(施密特触发) (74/54)20 双4输入  
 与非门 (74/54)21 双4输入与门 (74/54)22 双4输入与非门(集电极开路输出) (74/54)24 四2输  
 入与非门 (74/54)25 双4输入或非门(带选通端) (74/54)26 四2输入高压输出与非缓冲器(集电极  
 开路输出) (74/54)27 三3输入或非门 (74/54)28 四2输入或非缓冲器 (74/54)30 八输入与非门  
 (74/54)31 延时单元 (74/54)32 四2输入或门 (74/54)33 四2输入或非缓冲器(集电极开路输  
 出) (74/54)34 六跟随器 (74/54)35 六跟随器(集电极开路输出) (74/54)36 四2输入或非门  
 (74/54)37 四2输入与非缓冲器 (74/54)38 四2输入与非缓冲器(集电极开路输出) (74/54)39 四2  
 输入与非缓冲器(集电极开路输出) (74/54)40 双4输入与非缓冲器 (74/54)42 4线—10线译码  
 器(bcd输入) (74/54)43 4线—10线译码器(余3码输入) (74/54)44 4线—10线译码器(余3格雷码输  
 入) (74/54)45 bcd—十进制译码器/驱动器(集电极开路输出) (74/54)46 4线—7段译码器/驱动  
 器(bcd输入, 集电极开路输出) (74/54)47 4线—7段译码器/驱动器(bcd输入, 集电极开路输出)  
 (74/54)48 4线—7段译码器/驱动器(bcd输入, 内部上拉输出) (74/54)49 4线—7段译码器/驱动  
 器(bcd输入, 集电极开路输出) (74/54)50 双二路2-2输入与或非门(一门可扩展) (74/54)51 与或  
 非门 (74/54)52 四路2-3-2-2输入与或门 (74/54)53 四路2-2-2(3)-2输入与或非门(可扩展)  
 (74/54)54 四路2-2(3)-2(3)-2输入与或非门 (74/54)55 二路4-4输入与或非门 (74/54)56 分频器  
 (74/54)57 分频器 (74/54)68 双四位十进制分频器 (74/54)69 双四位二进制分频器  
 (74/54)70 与门输入上升沿j-k触发器(带预置端和清除端) (74/54)72 与门输入主从j-k触发器(带预  
 置端和清除端) (74/54)73 双j-k触发器(带清除端) (74/54)74 上升沿触发双d触发器(带预置端和  
 清除端) (74/54)75 4位双稳态锁存器 (74/54)76 双j-k触发器(带预置端和清除端) (74/54)77 4位  
 双稳态锁存器 (74/54)78 双j-k触发器(带预置端, 公共清除端和公共时钟端) (74/54)82 2位二进  
 制全加器 (74/54)83 4位二进制全加器(快速进位) (74/54)85 4位数字比较器 (74/54)86 2输入  
 四异或门 (74/54)87 4位正/反, 0/1电路 (74/54)90 十进制计数器 (74/54)91 8位移位寄存器  
 (74/54)92 12分频计数器(2分频和6分频) (74/54)93 4位二进制计数器 (74/54)97 同步6位二进  
 制(比例系数)乘法器 (74/54)98 4位数据选择器/存储寄存器 (74/54)99 4位双向通用移位寄存器  
 (74/54)100 8位双稳态锁存器 (74/54)101 与或门输入下降沿j-k触发器 (74/54)102 与门输入  
 下降沿j-k触发器(带预置和清除端) (74/54)103 双下降沿j-k触发器(带清除端) (74/54)106 双下降  
 沿j-k触发器(带预置和清除端) (74/54)107 双j-k主从触发器(带清除端) (74/54)108 双j-k主从触发  
 器(公共清除, 公共时钟, 带预置端) (74/54)109 双j-k触发器(带预置, 清除, 正沿触发)  
 (74/54)110 与门输入主从j-k触发器(带预置, 清除和数据锁存) (74/54)111 双主从j-k触发器(带预  
 置, 清除和数据锁存) (74/54)112 双j-k触发器(带预置, 清除, 负沿触发) (74/54)113 负沿触发  
 双j-k触发器(带预置端) (74/54)114 负沿触发双j-k触发器(带预置端, 公共清除端和时钟端)  
 (74/54)116 双四位锁存器 (74/54)120 双脉冲同步驱动器 (74/54)121 单稳态触发器  
 (74/54)122 可再触发单稳态多谐振荡器(带清除端) (74/54)123 双可再触发单稳态触发器(有正, 负  
 输入, 直接清除) (74/54)124 双压控振荡器(带允许功能) (74/54)125 四总线缓冲门(三态输出)  
 (74/54)126 四总线缓冲门(三态输出) (74/54)128 四2输入或非线驱动器 (74/54)131 3线—8线译  
 码器/多路分配器(带地址寄存) (74/54)132 2输入四与非门(施密特触发) (74/54)133 13输入端与  
 非门 (74/54)134 12输入端与非门 (74/54)135 4异或/或非门 (74/54)136 2输入四异或门(集电

<<通用数字集成电路简明速查手册>>

极开路输出) (74/54)137 3线—8线译码器/多路分配器 (74/54)138 3线—8线译码器/多路分配器  
 (74/54)139 双2线—4线译码器/多路转换器 (74/54)140 双4输入与非线驱动器(线阻抗为50w)  
 (74/54)141 bcd—十进制译码器/驱动器(集电极开路输出) (74/54)142 计数器/锁存器/译码器/驱动器  
 (集电极开路输出) (74/54)145 4线—10线译码器/驱动器 (74/54)147 10线—4线优先编码器  
 (74/54)148 8线—3线优先编码器 (74/54)149 8线—8线优先编码器 (74/54)150 16选1数据选择  
 器(反补输出) (74/54)151 8选1数据选择器(互补输出) (74/54)152 8选1数据选择器/多路开关(反  
 码输出) (74/54)153 双4选1数据选择器/多路选择器 (74/54)154 4线—16线译码器/选择器  
 (74/54)155 双2—4译码器/分配器(图腾柱输出) (74/54)156 双2—4译码器/分配器(集电极开路输出)  
 (74/54)157 四2选1数据选择器/多路选择器 (74/54)158 四2选1数据选择器(反相输出)  
 (74/54)160/161/162/163 bcd十进制计数器/四位二进制计数器 (74/54)164 8位串行输入/并行输出移  
 位寄存器 (74/54)165 并行输入8位移位寄存器(补码输出) (74/54)166 并行输入8位移位寄存器  
 (74/54)168 4位可逆同步计数器(十进制) (74/54)169 4位同步二进制可逆计数器 (74/54)170 集  
 电极开路输出的4×4寄存器阵 (74/54)171 四d触发器(带清除端) (74/54)173 4位d型寄存器(带清  
 除端, 三态输出) (74/54)174 六d触发器 (74/54)175 四d触发器 (74/54)176 可预置十进制/二  
 五混合进制计数器 (74/54)177 可预置二进制计数器 (74/54)178 四位通用移位寄存器(q输出)  
 (74/54)179 四位通用移位寄存器(直接清除, qd互补输出) (74/54)180 9位奇偶发生器/校验器  
 (74/54)183 双保留进位全加器 (74/54)184 bcd—二进制代码转换器 (74/54)185 二进制—bcd代  
 码转换器 (74/54)190 十进制同步可逆计数器 (74/54)191 二进制同步可逆计数器 (74/54)192  
 4位十进制同步可逆计数器(带清除, 双时钟) (74/54)193 4位二进制同步可逆计数器(带清除, 双时  
 钟) (74/54)194 4位双向通用移位寄存器(并行存取) (74/54)195 4位并行存取移位寄存器  
 (74/54)196 可预置十进制/二五混合进制计数器/锁存器 (74/54)197 可预置二进制计数器  
 (74/54)198 8位双向通用移位寄存器(并行存取) (74/54)199 8位并行存取移位寄存器  
 (74/54)221 双单稳态触发器 (74/54)226 4位并行锁存总线收发器 (74/54)240 八缓冲器/线驱动  
 器/线接收器(反码三态输出) (74/54)241 八缓冲器/线驱动器/线接收器(原码三态输出)  
 (74/54)242 四总线收发器 (74/54)243 四总线收发器 (74/54)244 八缓冲器/线驱动器/线接收器(  
 三态输出) (74/54)245 八双向总线收发器(三态输出) (74/54)247 bcd—七段译码/驱动器(15v)  
 (74/54)251 8选1数据选择器(三态输出) (74/54)253 双四选1数据选择器(三态输出) (74/54)257  
 四2选1数据选择器(三态输出) (74/54)258 四2选1数据选择器(反码三态输出) (74/54)259 八位可  
 寻址锁存器 (74/54)260 双5输入或非门 (74/54)261 4位×2位并行二进制乘法器 (74/54)266  
 四2输入异或非门(集电极开路输出) (74/54)273 八d触发器(带清零端) (74/54)279 四s-r锁存器  
 (74/54)280 9位奇/偶发生器/较验器 (74/54)283 具有快速进位的4位二进制全加器 (74/54)290  
 十进制计数器 (74/54)293 4位二进制计数器 (74/54)295 四位双向通用移位寄存器(三态输出)  
 (74/54)298 四2选1数据选择器(带选通) (74/54)299 八位通用移位寄存器(三态输出) (74/54)348  
 8线—3线优先编码器(三态输出) (74/54)352 双四选1数据选择器/多路转换器 (74/54)365 六总线  
 缓冲器(三态输出) (74/54)366 六总线缓冲器(三态输出) (74/54)367 六总线缓冲器(三态输出)  
 (74/54)368 六总线缓冲器(三态输出) (74/54)373 八d锁存器(三态输出) (74/54)374 八d锁存器(  
 三态输出) (74/54)377 带使能端的八d触发器 (74/54)378 带使能端的六d触发器 (74/54)379  
 带使能端的四d触发器 (74/54)390 双十进制计数器 (74/54)393 双四位二进制计数器  
 (74/54)395 4位通用移位寄存器(三态输出) (74/54)451 8选1多路选择器 (74/54)490 双十进制计  
 数器 (74/54)540 八位三态总线缓冲器(反向) (74/54)541 八位三态总线缓冲器 (74/54)569 二  
 进制双向计数器(三态输出) (74/54)573 八d锁存器(三态输出) (74/54)574 八d触发器(三态输出)  
 (74/54)604/606 八2选1数据选择器(三态输出) (74/54)607 八2选1数据选择器(集电极开路输出)  
 (74/54)620 8位三态输出总线收发器(反相) (74/54)621 8位集电极开路输出总线收发器  
 (74/54)623 8位三态输出总线收发器 (74/54)640 反相8位总线收发器(三态输出) (74/54)641 同  
 相8总线收发器(集电极开路输出) (74/54)642 反相8总线收发器(集电极开路输出) (74/54)645 同  
 相8总线收发器(三态输出) (74/54)668 4位同步十进制可逆计数器 (74/54)669 4位同步二进制可  
 逆计数器 (74/54)673 16位移位寄存器 (74/54)674 16位移位寄存器 (74/54)682/683/684/685 8

<<通用数字集成电路简明速查手册>>

位数值比较器 (74/54)686/687 8位数值比较器 (74/54)688/689 8位数值比较器 (74/54)690/692  
 异步清除/同步清除十进制计数器 (74/54)691/693 异步清除/同步清除二进制计数器 (74/54)696  
 十进制异步清除计数器 (74/54)697/699 异步清除/同步清除二进制计数器 (74/54)748 8线—3线  
 八进制优先编码器 (74/54)848 8线—3线优先编码器(三态输出) 二、4000系列 4000 双3输入或  
 非门及反相器 4001 四2输入或非门 4002 双4输入端或非门 4006 18级静态移位寄存器  
 4007 双互补对和反相器 4008 4位二进制超前进位全加器 4009 六缓冲器(反相) 4010 六缓  
 冲器 4011 四2输入与非门 4012 双4输入与非门 4013 双d型触发器 4014 8位串入/并入串  
 出移位寄存器 4015 双4位串入并出移位寄存器 4016 四双向开关 4017 十进制计数/分配器  
 4018 可预置n分频计数器 4019 四2选1数据选择器 4020 14位二进制串行计数器 4021 8  
 位静态移位寄存器 4022 八进制计数/分配器 4023 三3输入与非门 4024 7位二进制计数器/分  
 频器 4025 三3输入或非门 4026 十进制计数/七段译码器 4027 双j-k主从触发器 4028 bcd  
 十进制译码器 4029 4位可预置/可逆计数器 4030 四异或门 4032 三串行加法器(同相)  
 4033 十进制计数/七段译码器 4034 8位总线寄存器 4035 4位并入/并出移位寄存器 4040 12  
 位二进制串行计数器/分频器 4041 四同相/反相缓冲器 4042 四d型锁存器 4043 四或非rs锁  
 存器(三态输出) 4044 四与非rs锁存器(三态输出) 4046 锁相环 4047 无稳态/单稳态多谐振荡  
 器 4048 8输入多功能门(三态可扩展) 4049 六反相缓冲器 4050 六同相缓冲器 4051 单8  
 通道模拟开关 4052 双4通道模拟开关 4053 三2通道模拟开关 4054 四段液晶显示驱动器  
 4055 bcd—7段液晶显示译码/驱动器 4056 bcd—7段显示译码/驱动器(带选通, 锁存) 4060 14  
 位二进制串行计数器和振荡器 4063 4位数值比较器 4066 四双向开关 4067 单16通道模拟开  
 关 4068 8输入与非/与门 4069 六反相器 4070 四2输入异或门 4071 四2输入或门  
 4072 双4输入或门 4073 三3输入与门 4075 三3输入或门 4076 四d寄存器(三态输出)  
 4077 四2输入异或非门 4078 8输入或非门/或门 4081 四2输入与门 4082 双4输入与门  
 4085 双2-2输入与或非门 4086 4路2-2-2-2输入与或非门(可扩展) 4089 4位二进制比例乘法器  
 4093 四2输入与非门(带施密特触发器) 4094 八位移位存储总线寄存器 4095 上升沿j-k触发  
 器 4096 上升沿j-k触发器 4097 双8选1模拟开关 4098 双可再触发单稳态触发器 三、4500  
 系列 4502 带选通三态输出六反相/缓冲器 4503 六同相三态缓冲器 4504 六电平变换  
 器(ttl-cmos) 4508 双4位d锁存器 4510 可预置bcd码加/减计数器 4511 7段bcd译码, 驱动器(  
 带锁存) 4512 8选1数据选择器 4514 4线—16线译码器(带锁存) 4515 4线—16线译码器(带锁  
 存) 4516 可预置4位二进制加/减计数器 4517 双64位静态移位寄存器 4518 双bcd加计数器  
 4519 四位与或选择器 4520 双二进制加计数器 4521 24级分频器 4522 可预置bcd同步1/n  
 计数器 4527 bcd系数乘法器 4528 双单稳态触发器 4529 双四通道/单八通道模拟数据选择  
 开关 4532 8位优先编码器 4536 可编程定时器 4538 双精密单稳态触发器 4539 双四路  
 数据选择器 4541 可编程定时器 4543 bcd—七段译码器/驱动器 4555 双二进制四选一译码  
 器 4556 双二进制四选一译码器 4572 四反相器, 或非门/与非门 4585 4位数值比较器 四  
 、40000系列 40100 32级静态左/右移位寄存器 40101 9位奇偶发生器/校验器 40102 可预置2  
 组4位bcd减法计数器 40103 可预置8位二进制减法计数器 40104 4位双向通用移位寄存器  
 40105 16×4先入先出寄存器(三态输出) 40106 六施密特触发器(反相) 40107 双2输入与非缓冲  
 器/驱动器 40108 4×4多端口寄存器(三态输出) 40116 高速8位双向cmos/ttl接口电平转换器  
 40117 双4位输出端子 40147 10线—4线bcd优先编码器 40160 可预置十进制计数器(异步清除)  
 40161 可预置十进制计数器(异步清除) 40162 可预置十进制计数器(同步清除) 40163 可预  
 置十进制计数器(同步清除) 40174 六d型触发器 40174 四d型触发器 40182 超前进位发生器  
 40192 可预置十进制可逆计数器 40193 可预置二进制可逆计数器 40194 4位双向通用移位  
 寄存器 40195 4位通用移位寄存器 附录 74/54系列集成电路的分类及区别

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>