

<<数字逻辑>>

图书基本信息

书名：<<数字逻辑>>

13位ISBN编号：9787115186959

10位ISBN编号：7115186952

出版时间：2008-12

出版时间：人民邮电出版社

作者：吴继娟

页数：255

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字逻辑>>

内容概要

本书系统地讲述了数字逻辑电路的基本概念、分析方法和设计原理。全书共分7章，重点讨论了组合逻辑电路和各类时序逻辑电路的分析与设计方法，特别注重中规模器件(如全加器、译码器、编码器、数据选择器、数据比较器、存储器、计数器和寄存器等)的应用问题。

此外还对可编程逻辑器件PAL、GAL和FPGA做了简单的介绍。

本书可作为高等院校计算机、通信、电子工程和自动化等相关专业的教材，也可作为相关专业工程技术人员的参考书。

<<数字逻辑>>

作者简介

吴继娟，教授，硕士生导师曾任教于哈尔滨工程大学，获校十佳示范主讲教师，现为北京城市学院应用技术学部教授。

作为课程负责人主讲的课程获省级精品课程一门、校级精品课程两门。

曾在CCTV1和CET1主讲《数字电路》课程。

获黑龙江省科学技术进步奖2项，编写教材3部，发表学术论文30余篇，多篇被SCI . EI . ISTP收录。

主要研究方向是集成电路设计自动化理论和EDA算法及工程实现、VLSI故障诊断与测试算法的研究以及可测性设计方法的实现。

<<数字逻辑>>

书籍目录

第1章 数字电子技术概述 1.1 数字电子技术和模拟电子技术的区别 1.2 半导体器件的开关特性 1.3 数制 1.4 码制 习题 第2章 逻辑代数基础及基本逻辑门电路 2.1 “与”、“或”、“非”基本逻辑运算的定义 2.2 几种常用的逻辑门电路 2.3 逻辑代数的基本定律及规则 2.4 逻辑函数的代数化简法 2.5 逻辑函数的卡诺图化简法 习题 第3章 组合逻辑电路 3.1 组合逻辑电路的分析 3.2 组合逻辑电路的设计 3.3 组合逻辑电路中的竞争冒险 3.4 中规模逻辑器件的功能 3.5 用中规模集成电路构成的组合电路的分析与设计 习题 第4章 触发器 4.1 触发器的性质与分类 4.2 时钟触发器的逻辑功能 4.3 时钟触发器的结构形式及触发方式 4.4 触发器逻辑功能的转换 4.5 触发器的时间参数 习题 第5章 时序逻辑电路 第6章 存储器 第7章 脉冲的产生与变换 部分习题参考答案及提示 参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>