

## <<可编程技术入门实训>>

### 图书基本信息

书名：<<可编程技术入门实训>>

13位ISBN编号：9787115147424

10位ISBN编号：7115147426

出版时间：2006-5

出版时间：人民邮电出版社

作者：罗云高，何晓鸿，王钢主演

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<可编程技术入门实训>>

### 内容概要

本书由6个模块组成，分别介绍了可编程器件应用技术入门、FPGA原理图输入编辑工具的应用、CPLD/FPGA语言编辑、CPLD/FPGA下载硬件制作及调试、ispPAC模拟仿真软件PAC-Designer应用以及CPLD/FPGA综合应用等。

本书的每个模块后均附有技能训练，每一个技能训练都包含了必要的操作要点。

读者可根据需要选择技能训练进行练习。

本书可作为高职院校相关专业的可编程器件应用技术和数字电路课程的实训教材，也可供广大可编程技术爱好者阅读参考。

## &lt;&lt;可编程技术入门实训&gt;&gt;

## 书籍目录

模块一 可编程器件应用技术入门	1
技能训练一 初识EDA实验机与可编程器件	1
技能训练二 EDA软件的安装方法	10
技能训练三 EDA软件的使用方法	19
模块二 FPGA原理图输入编辑工具的应用	25
技能训练四 4路抢答器设计和编译仿真	25
技能训练五 0-F字形显示设计和编译下载	37
技能训练六 3-8线译码器设计和编译下载	49
技能训练七 模N计数器项目建立与图形输入	60
技能训练八 循环灯显示设计和编译下载	75
模块三 CPLD/FPGA语言编辑	87
技能训练九 VHDL硬件描述语言基本结构与相关说明	87
技能训练十 采用VHDL设计基本逻辑门电路	103
技能训练十一 基本组合逻辑电路	115
技能训练十二 基本时序逻辑电路	124
模块四 CPLD/FPGA下载硬件制作及调试	133
技能训练十三 CPLD/FPGA器件与简单实验机设计	133
模块五 ispPAC模拟仿真软件PAC-Designer应用	141
技能训练十四 模拟仿真软件安装与打开	141
技能训练十五 ispPAC的增益调整方法	148
技能训练十六 ispPAC10二阶滤波器的实现	154
技能训练十七 利用ispPAC10完成应力电桥测量	158
技能训练十八 利用ispPAC10实现廉价的温度监测	162
技能训练十九 使用ispPAC20完成电压监测	164
模块六 CPLD/FPGA综合应用	167
技能训练二十 12小时电子时钟	167
技能训练二十一 频率计数器	178
技能训练二十二 VHDL设计A/D和D/A转换	187
技能训练二十三 VHDL设计的交通灯控制	198
附录A：各适配器与实验机主要器件I/O连接关系表	217
附录B：AS1、JS1的作用及模式的使用	221
附录C：常用基本逻辑电路图符号对照表	222
参考文献	223

<<可编程技术入门实训>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>