

<<微型计算机原理与应用>>

图书基本信息

书名：<<微型计算机原理与应用>>

13位ISBN编号：9787115146427

10位ISBN编号：711514642X

出版时间：2006-8

出版时间：人民邮电出版社

作者：陈建铎

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<微型计算机原理与应用>>

### 内容概要

本书全面介绍计算机硬件基础、微型计算机原理、汇编语言程序设计、接口技术与应用。内容包括计算机的组成与工作过程、基本逻辑电路、16/32位微处理器的组成与工作原理、IA-64微处理器的组成与特点、存储器体系结构、x86指令系统与汇编语言程序设计、数据输入输出方式、总线技术、常用接口电路、A/D与D/A转换、常用外部设备与多媒体技术等。

在编写过程中，始终把组成原理与应用技术结合在一起，以便学生学以致用。

本书可作为高等院校理工科各类专业本科学生的教材，也可供大专、高职和各类工程技术人员使用。

## &lt;&lt;微型计算机原理与应用&gt;&gt;

## 书籍目录

第1章 计算机基础知识 1.1 计算机的产生与发展 1.1.1 计算机的产生 1.1.2 计算机的发展 1.2 计算机的类型、特点与应用 1.2.1 计算机的类型、特点与性能指标 1.2.2 计算机的应用与发展趋势 1.3 计算机中数的表示与运算 1.3.1 二进制数的表示与运算 1.3.2 二进制数与其他进制数之间的转换 1.3.3 十进制数与字符的二进制数编码 1.3.4 原码、补码、反码及运算法则 1.3.5 定点数与浮点数 1.4 逻辑运算与电路 1.4.1 逻辑运算 1.4.2 门电路 1.4.3 触发器 1.4.4 组合逻辑电路 1.4.5 时序电路 1.5 计算机的基本组成原理与工作过程 1.5.1 计算机的基本组成原理 1.5.2 指令与程序 1.5.3 程序执行过程 练习题 第2章 微处理器组成原理 2.1 8086微处理器的内部组成 2.1.1 内部组成 2.1.2 存储器管理 2.2 8086引脚信号与总线周期 2.2.1 引脚信号 2.2.2 总线周期 2.3 8086微处理器工作方式 2.3.1 最小工作模式 2.3.2 最大工作模式 2.3.3 中断请求与响应 2.3.4 总线请求与响应 2.3.5 复位与启动 2.4 80486微处理器内部组成与工作方式 2.4.1 主要功能与特点 2.4.2 内部组成 2.4.3 80486工作方式 2.4.4 存储器管理 2.4.5 高速缓冲存储器(Cache) 2.4.6 浮点运算器 2.5 Pentium微处理器 2.5.1 Pentium微处理器概述 2.5.2 Pentium微处理器内部结构与工作方式 2.6 64位微处理器的组成与特点 2.6.1 IA-64微处理器基本组成 2.6.2 EPIC技术 2.6.3 Itanium处理器内部组成与特点 练习题 第3章 存储器体系结构 3.1 存储器概述 3.1.1 微型计算机存储器分类 3.1.2 存储器的主要性能指标 3.1.3 存储器的组成与读写过程 3.2 随机存取存储器RAM 3.2.1 基本存储单元 3.2.2 随机存取存储器举例 3.2.3 双口存储器 3.3 只读存储器ROM 3.3.1 固定只读存储器ROM 3.3.2 可编程只读存储器PROM 3.3.3 可改写只读存储器EPROM 3.3.4 电擦除与Flash快闪只读存储器 3.3.5 只读存储器举例 3.4 存储器与CPU的连接 3.4.1 存储器扩展 3.4.2 8086 CPU与存储器的连接 3.4.3 80486 CPU与存储器的连接 3.5 存储器系统组成 3.5.1 存储器的层次结构 3.5.2 “Cache-主存”结构 3.5.3 “主存-辅存”结构 3.6 磁表面存储器 3.6.1 磁表面存储器工作原理 3.6.2 磁记录方式 3.6.3 磁带存储器 3.6.4 磁盘存储器 3.7 光盘存储器 3.7.1 光盘存储器概述 3.7.2 光盘存储器的组成与工作原理 练习题 第4章 指令系统与汇编语言程序设计 第5章 数据输入/输出方式 第6章 总线技术 第7章 并行I/O接口 第8章 中断控制 第9章 串行I/O接口 第10章 定时器/计数器 第11章 DMA控制器 第12章 A/D和D/A转换 第13章 常用外部设备与多媒体技术 附录 参考文献

<<微型计算机原理与应用>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>