

#### 图书基本信息

书名：<<16/32位微机原理、汇编语言及接口技术>>

13位ISBN编号：9787111326328

10位ISBN编号：7111326326

出版时间：2011-2

出版时间：机械工业出版社

作者：钱晓捷 编

页数：339

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## 内容概要

本书以intel 8088 / 8086微处理器和ibm pc系列机为主体，论述16位微型计算机的基本原理、汇编语言和接口技术，并引出32位微机系统相关技术。

主要内容涵盖微型机的基本系统，微处理器内部结构，指令系统和汇编语言程序设计，微处理器外部特性，存储器系统，输入/输出及接口，总线及总线接口，若干典型的接口芯片以及与它们相关联的控制接口技术，包括中断控制、定时计数控制、dma控制、并行接口、串行通信接口以及模拟接口，最后介绍32位intel 80x86微处理器和32位微机的新技术。

附录提供调试程序debug的使用方法、汇编语言的开发方法等。

本书可作为高等院校微机原理与接口技术或汇编语言程序设计等相关课程的教材或参考用书，适合计算机、电子工程和自动控制等相关学科的本专科学生、高职学生及成教学生阅读，也是计算机应用开发人员和希望深入学习微机应用技术的读者的极佳参考。

## 书籍目录

第3版前言	第1章 微型计算机系统概述	1.1 微型计算机的发展和应用	1.1.1 微型计算机的发展
	1.1.2 微型计算机的应用	1.2 微型计算机的系统组成	1.2.1 微型计算机的硬件系统
	1.2.2 微型计算机的软件系统	1.3 ibm pc系列机系统	1.3.1 硬件基本组成
	1.3.2 主板的构成	1.3.3 存储空间的分配	1.3.2 主板的构成
	1.3.4 i/o空间的分配	1.4 计算机中的数据表示	1.4.1 计算机中的数
	1.4.2 计算机中的码	习题第2章 微处理器指令系统	2.1 微处理器的内部结构
	2.1.1 微处理器的基本结构	2.1.2 8088/8086的功能结构	2.1.3 8088/8086的寄存器结构
	2.1.4 8088/8086的存储器结构	2.2 8088/8086的寻址方式	2.2.1 立即数寻址方式
	2.2.2 寄存器寻址方式	2.2.3 存储器寻址方式	2.2.2 寄存器寻址方式
	2.3 数据传送类指令	2.3.1 通用数据传送指令	2.3.1 通用数据传送指令
	2.3.2 堆栈操作指令	2.3.3 标志操作指令	2.3.4 地址传送指令
	2.4 算术运算类指令	2.4.1 加法和减法指令	2.4.2 符号扩展指令
	2.4.2 符号扩展指令	2.4.3 乘法和除法指令	2.4.4 十进制调整指令
	2.5 位操作类指令	2.5.1 逻辑运算指令	2.5.2 移位指令
	2.5.1 逻辑运算指令	2.5.2 移位指令	2.5.3 循环移位指令
	2.6 控制转移类指令	2.6.1 无条件转移指令	2.6.2 条件转移指令
	2.6.1 无条件转移指令	2.6.2 条件转移指令	2.6.3 循环指令
	2.6.4 子程序指令	2.6.5 中断指令和系统功能调用	2.7 处理器控制类指令
	2.6.5 中断指令和系统功能调用	2.7 处理器控制类指令	习题 第3章 汇编语言程序设计
	3.1 汇编语言的源程序格式	3.2 常量、变量和属性	3.2.1 常量
	3.2 常量、变量和属性	3.2.1 常量	3.2.2 变量
	3.2.3 名字和标号的属性	3.3 顺序程序设计	3.4 分支程序设计
	3.3 顺序程序设计	3.4 分支程序设计	3.5 循环程序设计
	3.4 分支程序设计	3.5 循环程序设计	3.5.1 计数控制循环
	3.5 循环程序设计	3.5.1 计数控制循环	3.5.2 条件控制循环
	3.5.1 计数控制循环	3.5.2 条件控制循环	3.5.3 串操作类指令
	3.5.2 条件控制循环	3.5.3 串操作类指令	3.6 子程序设计
	3.5.3 串操作类指令	3.6 子程序设计	3.6.1 过程定义和子程序编写
	3.6 子程序设计	3.6.1 过程定义和子程序编写	.....第4章 微机总线
	3.6.1 过程定义和子程序编写	.....第4章 微机总线	第5章 主存储器
	.....第4章 微机总线	第5章 主存储器	第6章 输入输出接口
	第5章 主存储器	第6章 输入输出接口	第7章 中断控制接口
	第6章 输入输出接口	第7章 中断控制接口	第8章 定时计数控制接口
	第7章 中断控制接口	第8章 定时计数控制接口	第9章 dma控制接口
	第8章 定时计数控制接口	第9章 dma控制接口	第10章 并行接口
	第9章 dma控制接口	第10章 并行接口	第11章 串行通信接口
	第10章 并行接口	第11章 串行通信接口	第12章 模拟接口
	第11章 串行通信接口	第12章 模拟接口	第13章 32位微型计算机系统
	第12章 模拟接口	第13章 32位微型计算机系统	附录a 调试程序debug的使用方法
	第13章 32位微型计算机系统	附录a 调试程序debug的使用方法	附录b 汇编语言的开发方法
	附录a 调试程序debug的使用方法	附录b 汇编语言的开发方法	附录c 8088/8086指令系统
	附录b 汇编语言的开发方法	附录c 8088/8086指令系统	附录d 常用dos功能调用 (int 21h)
	附录c 8088/8086指令系统	附录d 常用dos功能调用 (int 21h)	附录e 常用rom-bios功能调用
	附录d 常用dos功能调用 (int 21h)	附录e 常用rom-bios功能调用	附录f 输入输出子程序库参考文献
	附录e 常用rom-bios功能调用	附录f 输入输出子程序库参考文献	

编辑推荐

其他版本请见：《高等院校计算机教材系列：16/32位微机原理、汇编语言及接口技术教程》

#### 版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>