

<<Intel微处理器>>

图书基本信息

书名：<<Intel微处理器>>

13位ISBN编号：9787111228271

10位ISBN编号：7111228278

出版时间：2008-2

出版时间：机械工业

作者：布雷

页数：686

译者：金惠华

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<Intel微处理器>>

内容概要

本书重点讲解Intel系列微处理器（8086/8088、80186/80188、80286、80386、80486、Pentium、PentiumPro Proces80r、Pentium II、Pentium III和Pentium 4）的体系结构、程序设计和接口通信技术，并通过微型计算机原理把三者有机地整合在一起。

本书以Intel系列微处理器为背景，以DOS，Windows和VisualC/C++为编程环境，通过示例为读者深入揭示了微型计算机工作原理和最新的技术进步。

许多示例都可能成为开发类似应用的样板或原型，以指引开发新的应用。

本书适合作为高等院校计算机、电子通信和自动控制等专业教材，也可供工程技术人员参考。

<<Intel微处理器>>

作者简介

Barry B . Brey , 德福瑞大学(Devry University)荣誉退休教授。
他是美国关于微处理器和汇编语言著作的主要作者, 至今著有33部教材。

<<Intel微处理器>>

书籍目录

译者序前言第1章 微处理器和计算机导论1.1 历史背景1.1.1 机械时代1.1.2 电子时代1.1.3 程序设计的进步1.1.4 微处理器时代1.1.5 现代微处理器1.2 基于微处理器的PC系统1.2.1 存储器和I/O系统1.2.2 微处理器1.3 数制1.3.1 数字1.3.2 按位计数法1.3.3 其他数制转换到十进制1.3.4 十进制转换成其他进制1.3.5 二进制编码的十六进制1.3.6 补码1.4 计算机数据格式1.4.1 ASCII和Unicode数据1.4.2 BCD数据1.4.3 字节数据1.4.4 字数据1.4.5 双字数据1.4.6 实数1.5 小结1.6 习题第2章 微处理器及其体系结构2.1 微处理器的内部体系结构2.2 实模式存储器寻址2.2.1 段和偏移2.2.2 默认段和偏移寄存器2.2.3 段和偏移寻址机制允许重定位2.3 保护模式存储器寻址简介2.3.1 选择子和描述符2.3.2 程序不可见寄存器2.4 内存分页2.4.1 分页寄存器2.4.2 页目录和页表2.5 小结2.6 习题第3章 寻址方式3.1 数据寻址方式3.1.1 寄存器寻址3.1.2 立即寻址3.1.3 直接数据寻址3.1.4 寄存器间接寻址3.1.5 基址加变址寻址3.1.6 寄存器相对寻址3.1.7 相对基址加变址寻址3.1.8 比例变址寻址3.1.9 数据结构3.2 程序存储器寻址3.2.1 直接程序存储器寻址3.2.2 相对程序存储器寻址3.2.3 间接程序存储器寻址3.3 堆栈存储器寻址3.4 小结3.5 习题第4章 数据传送指令4.1 MOV回顾4.2 PUSH/POP指令4.2.1 PUSH指令4.2.2 POP指令4.2.3 初始化堆栈4.3 装入有效地址4.3.1 LEA指令4.3.2 LDS、LES、LFS、LGS和LSS指令4.4 数据串传送4.4.1 方向标志4.4.2 DI和SI4.4.3 LODS指令第5章 算术和逻辑运算指令第6章 程序控制指令第7章 在C/C++中使用汇编语言第8章 微处理器程序设计第9章 8086/8088硬件特性第10章 存储器接口第11章 基本I/O接口第12章 中断第13章 直接存储器存取及DMA控制I/O第14章 算术协处理器、MMX和SIMD技术第15章 总线接口第16章 80186、80188及80286微处理器第17章 80386和80486微处理器第18章 Pentium和Pentium Pro微处理器第19章 PentiumII、PentiumIII和Pentium4微处理器附录A 汇编程序、VisualC++和DOS附录B 指令系统一览附录C 标志位的变化附录D 偶数号习题的答案

<<Intel微处理器>>

编辑推荐

<<Intel微处理器>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>