

## <<Linux PowerPC详解>>

### 图书基本信息

书名：<<Linux PowerPC详解>>

13位ISBN编号：9787111224259

10位ISBN编号：7111224256

出版时间：2008-1

出版时间：机械工业出版社

作者：王齐

页数：416

字数：657000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<Linux PowerPC详解>>

### 内容概要

本书分8章，第1章讲述Linux PowerPC的组成；第2~4章讲述了有关PowerPC处理器的基础知识，包括指令集、寄存器、内存体系结构等；第5~8章讲述Linux系统在PowerPC处理器中的运行，包括进程调度、中断处理、内存管理和初始化。

本书奉献给所有热爱Linux及PowerPC处理器的读者。

## &lt;&lt;Linux PowerPC详解&gt;&gt;

## 书籍目录

前言第1章 什么是嵌入式Linux 1.1 嵌入式Linux概述 1.2 什么是Linux BSP 1.3 Linux系统的相关标准 1.3.1 GPL与LGPL 1.3.2 有关Linux系统的规范 1.4 Linux系统的主要发布版本 1.5 Linux系统的组成 1.6 什么是Linux PowerPC第2章 PowerPC处理器的指令集与寄存器 2.1 PowerPC处理器概述 2.2 E500内核的寄存器 2.2.1 URL寄存器组 2.2.2 SLR寄存器组 2.3 E500内核的常用指令集 2.3.1 I-Form类指令 2.3.2 B-Form类指令 2.3.3 SC-Form, D-Form与DS-Form类指令 2.3.4 X-Form类指令 2.3.5 XL-Form类指令 2.3.6 XFX-Form, XFL-Form, XSForm, XO-Form与A-Form类指令 2.3.7 M-Form类指令 2.4 E500内核的ABI 2.4.1 E500内核使用的数据类型 2.4.2 E500内核寄存器的使用 2.4.3 E500内核的栈帧结构 2.5 PowerPC处理器的指令执行 2.5.1 指令预取 2.5.2 指令译码与发射单元 2.5.3 指令执行单元 2.6 E500内核的乱序执行 2.6.1 指令乱序执行的例子 2.6.2 指令的相关性 2.6.3 寄存器重命名机制第3章 PowerPC处理器的内存体系结构 3.1 PowerPC处理器的MMU 3.1.1 E500 V1内核的虚实地址转换 3.1.2 L1 MMU和L2 MMU中的Entry 3.1.3 与MMU管理相关的寄存器 3.1.4 与MMU管理相关的指令 3.1.5 E500内核的TLBI 3.1.6 E500内核的TLB 3.2 E500内核的Cache的组成 3.2.1 L1 Cache的结构 3.2.2 L1 Cache的替换算法 3.2.3 L1 Cache的状态位与L1 Cache的一致性 3.2.4 与L1 Cache管理有关的寄存器 3.2.5 与L1 Cache管理有关的指令 3.3 E500内核的存储器一致与同步 3.3.1 弱序存储结构的存储器分类 3.3.2 弱序存储器访问机制 3.3.3 PowerPC处理器的存储器访问一致性 3.4 CCB总线的设计 3.4.1 CCB总线访问周期 3.4.2 CCB总线的主要数据信号线 3.4.3 CCB总线操作第4章 基于E500内核的PowerPC处理器 4.1 基于E500内核的处理器 4.1.1 PowerQUICC 处理器的CPM 4.1.2 PowerQUICC 处理器中存储器映射的寄存器 4.1.3 L2 Cache 4.2 基于E500内核的多处理器 4.2.1 SMP的同步机制 .....第5章 Linux PowerPC的进程管理与调度第6章 Linux PowerPC的外部中断处理系统第7章 Linux PowerPC的内存管理第8章 Linux PowerPC的初始化参考文献

## <<Linux PowerPC详解>>

### 编辑推荐

《Linux PowerPC详解：核心篇》奉献给所有热爱Linux及PowerPC处理器的读者。

<<Linux PowerPC详解>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>