

<<数字逻辑基础与Verilog设计>>

图书基本信息

书名：<<数字逻辑基础与Verilog设计>>

13位ISBN编号：9787111221821

10位ISBN编号：7111221826

出版时间：2008-1

出版时间：机械工业出版社

作者：Stephen Brown Zvonko Vranesic

页数：479

译者：夏宇闻

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<数字逻辑基础与Verilog设计>>

### 内容概要

本书系统介绍数字逻辑基本概念与实际应用。

主要内容包括：逻辑电路、组合逻辑、算术运算电路、存储元件、同步时序电路（有限状态机）、异步时序电路、测试等。

本书内容全面，概念清楚，结合了逻辑设计最新技术的发展。

本书适合作为电子工程、通信工程、计算机等专业数字逻辑设计课程的教材或教学参考书，也可作为相关技术人员的参考书。

## <<数字逻辑基础与Verilog设计>>

### 作者简介

Stephen Brown 拥有加拿大新布鲁斯威克大学电机工程学士学位，多伦多大学电机工程硕士和博士学位。

目前他是多伦多大学电机与计算机工程系教授，同时也是Aktera公司多伦多技术中心的开发工程和大学计划部主任。

其研究方向包括：现场可编程超大规模集成电路技术和计算机体系结

## &lt;&lt;数字逻辑基础与Verilog设计&gt;&gt;

## 书籍目录

译者序 译者简介 序言 前言 作者简介

第1章 设计概念 1.1 数字硬件 1.1.1 标准芯片 1.1.2 可编程逻辑器件 1.1.3 定制芯片 1.2 设计过程 1.3 数字硬件的设计 1.3.1 基本设计循环 1.3.2 计算机的结构 1.3.3 数字硬件单元的设计 1.4 本书中的电路设计 1.5 理论和实践 参考文献

第2章 逻辑电路入门 2.1 变量和函数 2.2 反相 2.3 真值表 2.4 逻辑门和逻辑网络 2.5 布尔代数 2.5.1 维恩图 2.5.2 符号和术语 2.5.3 运算的优先级别 2.6 用与门、或门和非门进行综合 2.7 与非以及或非逻辑网络 2.8 设计举例 2.8.1 三路灯光控制 2.8.2 多路选择器电路 2.9 计算机辅助设计工具简介 2.9.1 设计输入 2.9.2 综合 2.9.3 功能仿真 2.9.4 物理设计 2.9.5 时序仿真 2.9.6 芯片配置 2.10 Verilog简介 2.10.1 逻辑电路的结构描述 2.10.2 逻辑电路的行为描述 2.10.3 编写Verilog代码必须注意的关键点 2.11 小结 2.12 问题求解举例 练习题 参考文献

第3章 实现技术 3.1 晶体管开关 3.2 NMOS逻辑门 3.3 CMOS逻辑门 3.4 负逻辑系统 3.5 标准芯片 3.6 可编程逻辑器件.....

第4章 逻辑函数的优化实现 第5章 数的表示和算术电路 第6章 组合电路构件块 第7章 触发器、寄存器、计数器和简单处理器 第8章 同步时序电路 第9章 异步时序电路 第10章 数字系统设计 第11章 逻辑电路测试 第12章 计算机辅助设计工具 附录A Verilog参考资料 附录B 辅导教材1——使用Quartus 计算机辅助设计软件 附录C 辅导教材2——用Altera器件实现电路 附录D 辅导教材3——在FPGA中的物理实现 附录E 商业器件

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>