

<<数字电路逻辑设计>>

图书基本信息

书名：<<数字电路逻辑设计>>

13位ISBN编号：9787111213635

10位ISBN编号：7111213637

出版时间：2007-7

出版时间：机械工业出版社

作者：李云

页数：243

字数：388000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电路逻辑设计>>

内容概要

本书全面介绍了数字电路、脉冲电路和数字系统中常用电路及基本模块的工作原理、分析方法及设计方法。

全书共10章，包括数制与编码、逻辑函数及其化简、集成逻辑门、组合逻辑电路、集成触发器、时序逻辑电路、半导体存储器、可编程逻辑器件与VHDL基础、脉冲单元电路、数/模与模/数转换器等内容，同时还介绍了一些常用的小规模、中规模、大规模集成器件的功能及应用。

每章均选用了较多的典型实例，并配有相当数量的习题。

本书可作为高等院校通信、电子工程、计算机技术、自动控制等专业的技术基础课教材，也可供相关专业的工程技术人员参考。

<<数字电路逻辑设计>>

书籍目录

出版说明前言第1章 数制与码制 1.1 数字信号与数字电路 1.2 数制 1.3 码制 1.4 本章小结 1.5 习题第2章 逻辑函数及其化简 2.1 逻辑代数的基本运算 2.2 逻辑代数的基本定律和基本规则 2.3 逻辑函数的两种标准形式 2.4 逻辑函数的化简 2.5 本章小结 2.6 习题第3章 集成逻辑门 3.1 概述 3.2 TTL集成逻辑门 3.3 CMOS门电路 3.4 集成逻辑门电路的分类 3.5 本章小结 3.6 习题第4章 组合逻辑电路 4.1 组合逻辑电路的分析 4.2 组合逻辑电路的设计 4.3 常用MSI组合逻辑器件及应用 4.4 组合逻辑电路中的竞争与冒险 4.5 本章小结 4.6 习题第5章 触发器第6章 时序逻辑电路第7章 半导体存储器第8章 可编程逻辑器件与VHDL基础第9章 脉冲波形的产生与变换第10章 D/A和A/D转换器参考文献

<<数字电路逻辑设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>