

<<VHDL数字电路及系统设计>>

图书基本信息

书名：<<VHDL数字电路及系统设计>>

13位ISBN编号：9787111196938

10位ISBN编号：7111196937

出版时间：2006-8

出版时间：机械工业出版社发行室

作者：江思敏

页数：316

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<VHDL数字电路及系统设计>>

内容概要

本书主要讲述硬件描述语言VHDL及其在数字电路设计中建模和仿真。

内容包括VHDL基础语法、行为模型的描述、数字电路的VHDL建模、VHDL硬件描述的仿真、综合和仿真工具软件等。

全书以丰富的数字电路设计实例贯穿所有的知识点，相信读者可以快速掌握使用VHDL进行数字电路的描述以及数字IC的设计。

本书主要面向从事数字IC设计、FPGA/CPLD以及ASIC设计的工程师和研究人员，非常适合使用VHDL进行数字电路设计的设计人员学习参考，也适合高校师生学习参考，是一本全面而实用的VHDL数字电路及系统设计的学习教程。

<<VHDL数字电路及系统设计>>

书籍目录

前言第1章 VHDL程序设计概述 1.1 VHDL概况 1.2 VHDL设计流 1.3 VHDL综合工具 1.4 CPLD和FPGA概述 1.5 从VHDL代码到CPLD/FPGA第2章 VHDL语法基础 2.1 VHDL描述结构 2.2 结构体的描述 2.3 进程 2.4 VHDL数据对象 2.5 数据类型 2.6 数据类型转换 2.7 VHDL操作符 2.8 VHDL预定义属性 2.9 GENERIC参数传递 2.10 VHDL设计实例第3章 VHDL的描述方法 3.1 并行的VHDL代码 3.2 顺序VHDL代码 3.3 电路设计实例第4章 VHDL子程序和元件例化 4.1 程序包 4.2 层次化建模和元件例化 4.3 函数和过程 4.4 元件配置和子程序应用实例第5章 有限状态机 5.1 有限状态机概述 5.2 有限状态机的建模 5.3 状态编码 5.4 有限状态机的设计实例第6章 VHDL仿真第7章 VHDL综合第8章 综合和仿真工具第9章 VHDL数字电路设计附录参考文献

<<VHDL数字电路及系统设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>