

图书基本信息

书名：<<TMS320C55x DSP原理、应用和设计>>

13位ISBN编号：9787111175520

10位ISBN编号：7111175522

出版时间：2006-1

出版时间：机械工业出版社

作者：胡庆钟

页数：257

字数：409000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

内容概要

本书介绍了目前通信系统中使用最广泛的TI公司的C5000系列DSP。全书共8章，在介绍了数字信号处理系统后，介绍了如何入手开发DSP系统，并以TMS320C55x为例，介绍了DSP的体系结构、DSP应用电路设计、CCS/CCS2集成开发环境、汇编语言程序设计和C语言程序设计开发DSP系统，并在最后给出了应用TMS320C55x的两个实例。

本书可作为高等院校电子科学与技术、通信系统工程、自动化等专业师生学习数字信号处理器的参考书，也可以作为相关工程领域技术人员的参考用书。

书籍目录

| | | | | | | | |
|------------------|------------------------|----------------------|-------------------------|--------------------------|-----------------------|----------------------|------------|
| 第1章 概述 | 1.1 数字信号处理技术概述 | 1.2 数字信号处理系统的基本组成 | 1.3 DSP芯片概述 | 1.4 数字信号处理的应用 | | | |
| 第2章 设计开发一个DSP系统 | 2.1 如何获取技术参考资料以及得到相关源码 | 2.2 DSP选型 | 2.3 DSP系统开发流程 | 2.4 如何开始硬件设计 | 2.5 如何开始软件开发 | 2.6 一个简单的DSP系统 | |
| 第3章 DSP体系结构和硬件开发 | 3.1 DSP芯片体系结构概述 | 3.2 TMS320C55x体系结构 | 3.3 TMS320C55x/TM存储器空间 | 3.4 TMS320C55x片内外设 | 3.5 TMS320C55x外部存储器接口 | 3.6 OMAP5910体系结构简介 | |
| 第4章 DSP电路设计 | 4.1 DSP最小系统的搭建 | 4.2 TMS320C55x电源电路 | 4.3 TMS320C55x时钟电路和复位电路 | 4.4 可编程逻辑器件CPLD/FPGA的应用 | 4.5 电路的抗干扰技术 | | |
| 第5章 DSP集成开发环境 | 5.1 DSP集成开发环境概述 | 5.2 CCS2的安装和设置 | 5.3 CCS2的基本操作 | 5.4 DSP/BIOS的应用 | 5.5 CCS2数据实时交换 | 5.6 软件调试 | 5.7 硬件仿真分析 |
| 第6章 汇编语言程序设计 | 6.1 汇编语言程序设计概述 | 6.2 TMS320C55x寻址方式 | 6.3 TMS320C55x汇编指令系统 | 6.4 TMS320C55x汇编宏指令 | 6.5 TMS320C55x汇编伪指令 | 6.6 TMS320C55x目标文件格式 | |
| 第7章 C语言程序设计 | 7.1 C语言程序设计概述 | 7.2 TMS320C55x C语言开发 | 7.3 TMS320C55x C代码优化 | 7.4 TMS320C55x C汇编语言混合编程 | | | |
| 第8章 应用程序设计实例 | 8.1 FIR滤波器的DSP程序设计分析 | 8.2 FFT算法的原理和实现 | | | | | |
| 参考文献 | | | | | | | |

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>