

<<Hyper Lynx仿真与PCB设计>>

图书基本信息

书名：<<Hyper Lynx仿真与PCB设计>>

13位ISBN编号：9787111173922

10位ISBN编号：7111173929

出版时间：2005-9

出版时间：机械工业出版社

作者：张海风

页数：292

字数：471000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<Hyper Lynx仿真与PCB设计>>

内容概要

本书主要介绍了如何进行高速电路设计，通过理论和实例的结合让读者对高速电路设计有清晰的认识，同时结合实际应用介绍了高速电路设计的仿真工具HyperLynx。
本书既是广大电路设计工程师不可或缺的高速电路设计参考书，也可以作为大专院校相关师生的教学参考用书。

<<Hyper Lynx仿真与PCB设计>>

书籍目录

丛书序前言第1章 神秘的高速电路，哪些设计需要仿真？

1.1 电子设计基础 1.2 高速设计带来的问题及设计流程剖析第2章 传输线理论基础 2.1 PCB上的传输线结构 2.2 波形传输 2.3 传输线参数 2.4 发射初始波和传输线反射 2.5 附例第3章 串扰 3.1 互感和互容 3.2 电感和电容矩阵 3.3 场仿真器 3.4 串扰引起的噪声 3.5 使用等效电路模型仿真串扰 3.6 串扰引起的传输时延和信号完整性的变化 3.7 串扰引起参数变化的趋势 3.8 共模与差模传输线的匹配 3.9 如何减小串扰 3.10 附例第4章 HyperLynx的LineSim仿真介绍 4.1 用LineSim进行仿真工作的基本方法 4.2 进入信号完整性原理图 4.3 在LineSim中对传输线进行设置 4.4 在LineSim中模拟IC元器件 4.5 在LineSim中进行串扰仿真第5章 HyperLynx的BoardSim仿真介绍 5.1 用BoardSim进行后仿真工作的快速入门 5.2 BoardSim的进一步介绍 5.3 BoardSim中的串扰仿真 5.4 在设计中分析多块板卡第6章 怎样使用IBIS模型第7章 串扰的仿真第8章 调整信号走线第9章 有损传输线第10章 差分线和阻抗第11章 微带线传输比我们想象得要慢第12章 使用HyperLynx进行时序调整第13章 使用IBIS模型进行时序分析第14章 DSLAM的应用——信号完整性和时序仿真参考文献

<<Hyper Lynx仿真与PCB设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>