

<<CMOS电路设计布局与仿真>>

图书基本信息

书名：<<CMOS电路设计布局与仿真>>

13位ISBN编号：9787111165040

10位ISBN编号：7111165047

出版时间：2006-1

出版时间：机械工业出版社

作者：贝克

页数：695

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<CMOS电路设计布局与仿真>>

内容概要

本书全面阐述了CMOS集成电路设计的理论与相关技术，内容覆盖集成电路设计、仿真和物理实现的全过程。

书中以现代观点对大量模拟和数字电路模块、BSIM模型、数据转换器的体系结构等内容进行了深入讨论。

本书内容翔实，理论联系实际，包含大量习题，方便教学。

本书可以作为集成电路设计师、版图设计师、集成电路项目管理人员以及相关专业的教授和科研工作者和高层次教科书或参考书。

<<CMOS电路设计布局与仿真>>

作者简介

R.Jacob Baker，博伊西州立大学电子工程系教授、系主任。
他讲授多门CMOS模拟和数字电路设计课程，并是该领域的国际顾问。
Baker博士曾供职于E.G.G.能量测量公司、Lawrence Livermore国家实验室和Micron Semiconductor公司，
有8年的业界工作经验。
他把业界的经验带进了课堂

<<CMOS电路设计布局与仿真>>

书籍目录

译者序前言第一部分 CMOS基础 第1章 概述 第2章 阱 第3章 金属层 第4章 有源区层和多晶硅层 第5章 MOSFET 第6章 BSIM SPICE模型 第7章 CMOS无源元件 第8章 用LasiCkt做设计验证 第9章 MOSFET的模拟模型 第10章 MOSFET的数字模型第二部分 CMOS数字电路 第11章 反相器 第12章 静态逻辑门 第13章 传输门和触发器 第14章 动态逻辑电路 第15章 VLSI版图设计 第16章 BiCMOS逻辑门 第17章 存储电路 第18章 专用数字电路 第19章 数字锁相环第三部分 CMOS模拟电路 第20章 电流源和电流沉 第21章 基准源 第22章 放大器 第23章 反馈放大器 第24章 差分放大器 第25章 运算放大器第四部分 混合信号电路 第26章 非线性模拟电路 第27章 动态模拟电路 第28章 数据转换器基础 第29章 数据转换器结构附录 附录A Orbit CN20工艺 附录B MOSIS按比例设计规划 附录C HP CMOS14TB工艺索引

<<CMOS电路设计布局与仿真>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>