

<<VHDL数字电路设计与应用实践教程>>

图书基本信息

书名：<<VHDL数字电路设计与应用实践教程>>

13位ISBN编号：9787111121558

10位ISBN编号：7111121554

出版时间：2003-06-01

出版时间：机械工业出版社

作者：王振红

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<VHDL数字电路设计与应用实践教程>>

### 内容概要

本书分为上下两篇。

上篇与清华大学阎石主编的《数字电子技术基础》(第4版)同步,内容包括门电路、组合逻辑电路、触发器、时序逻辑电路及存储器,对其中的各种功能芯片以及一些例题,讲解了基于VHDL及可编程逻辑器件的实现方法。

下篇与电子课程设计同步,有许多新课题,也有些设计题目选自以往的电子课程设计,但设计方法是不相同的,设计人员可以体会到采用VHDL及可编程逻辑器件设计数字电子电路系统的优越性。

本书

书籍目录

上篇

第1章 门电路

1.1 与非门电路

1.2 二输入或非门电路

1.3 二输入异或门电路

1.4 反向器门电路

1.5 三态门

1.

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>