第一图书网, tushu007.com

<<微机原理与应用>>

图书基本信息

书名：<<微机原理与应用>>

13位ISBN编号：9787111084037

10位ISBN编号：7111084039

出版时间：2005-7

出版时间：机械工业出版社

作者：中国机械工业教育协会 编

页数：270

字数：432000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：http://www.tushu007.com

第一图书网, tushu007.com

<<微机原理与应用>>

内容概要

本书是根据高等职业技术院校的教学要求编写的。
在介绍计算机基础知识和微机基本结构的基础上，以8086CPU为核心，详细介绍其工作原理和指令系统，以及汇编语言程序设计方法和上机调试过程，并适当介绍80286以上至Pentium CPU的特点。
在重实用的原则下，阐述了有关微机接口器件的原理及应用。
本书每章都附有一定数量的复习思考题。
通过本书的学习，使读者具备一定的微机应用系统的开发能力和汇编语言程序设计能力。
　本书可作为高等职业院校、高等学校专科、职工大学、业余大学、函授大学、成人教育学院大专层次的非计算机专业学生学习微机原理与应用的教材，也可作为从事微机软硬件工作的工程技术人员的参考用书。

第一图书网, tushu007.com

<<微机原理与应用>>

书籍目录

序前言第1章 计算机基础知识 1．1 计算机概述 1．1．1 计算机的历史 1．1．2 计算机的发展 1．1．3 微处理器的发展 1．2 计算机中的数和编码系统 1．2．1 进位计数制 1．2．2 计算机中常用的编码 1．2．3 计算机中带符号数的表示 1．3 计算机中常用术语 复习思考题第2章 微型计算机结构 2．1 微型计算机的基本结构 2．2 Intel 8086／8088 CPU 2．2．1 8086／8088 CPU的功能结构 2．2．2 8086／8088 CPU的寄存器结构 2．2．3 8086／8088 CPU的引脚和功能 2．2．4 存储器组织 复习思考题第3章 指令系统 3．1 指令与指令系统 3．2 8086指令系统的基本寻址方式 3．2．1 立即寻址方式 3．2．2 寄存器寻址方式 3．2．3 直接寻址方式 3．2．4 寄存器间接寻址方式 3．2．5 寄存器相对寻址方式 3．2．6 基址变址寻址方式 3．2．7 基址变址相对寻址方式 3．3 8086／8088指令系统 3．3．1 数据传送指令 3．3．2 算术运算指令 3．3．3 位操作指令 3．3．4 串操作指令 3．3．5 控制传送指令 3．3．6 处理器控制类指令 复习思考题第4章 汇编语言程序设计 4．1 汇编语言程序 4．1．1 汇编语言的基本概念 4．1．2 汇编语言源程序的格式 4．2 汇编语言的语句 4．2．1 指令语句 4．2．2 伪指令语句 4．2．3 宏指令语句 4．3 汇编语言程序的上机过程及调试 4．3．1 编辑汇编语言源程序 4．3．2 汇编源程序 4．3．3 连接程序 4．3．4 程序的执行 4．4 汇编语言程序设计的基本方法 4．4．1 程序设计的基本方法 4．4．2 顺序程序设计 4．4．3 分支程序设计 4．4．4 循环程序设计 4．4．5 子程序设计 4．4．6 DOS系统功能调用 4．5 汇编语言程序设计应用 4．5．1 算术运算 4．5．2 代码转换 复习思考题第5章 存储器 5．1 半导体存储器 5．1．1 存储器概述 5．1．2 半导体存储器分类与性能 5．2 随机存取存储器（RAM） 5．2．1 静态RAM（SRAM） 5．2．2 DRAM芯片实例 5．2．3 几种新型RAM技术 5．3 只读存储器（ROM） 5．4 存储器与CPU的连接 5．4．1 连接中应考虑的问题 5．4．2 存储器容量扩展 5．4．3 存储器的地址选择 5．4．4 8086 CPU与主存储器的连接 5．5 PC 机存储系统的层次结构和对内存的管理 5．5．1 PC机存储系统的层次结构 5．5．2 内存管理 5．6 存储器的新技术展望 复习思考题第6章 输入和输出系统 6．1 概述 6．1．1 CPU与外设间交换的信息 6．1．2 典型I／0接口形式 6．2 I／0 端口的编址方法 6．2．1 I／0端口与内存统一编址 6．2．2 I／0 端口与内存独立编址 6．2．3 PC机中I／0端口地址分配 6．3 I／0控制方式 6．3．1 无条件传送方式 6．3．2 查询传送方式 6．3．3 中断传送方式 6．3．4 直接存储器存取（DMA）方式 6．4 DMA控制器8237A 6．4．1 8237A的功能 6．4．2 8237A的工作方式 6．4．3 8237A的内部寄存器和编程 6．4．4 DMA操作过程与时序 6．4．5 PC机中的DMA系统 6．5 微机中常用的几种总线标准 6．5．1 PC总线 6．5．2 ISA（16位）总线 6．5．3 局部总线 复习思考题第7章 中断 7．1 中断原理 7．1．1 中断的定义与作用 7．1．2 中断源 7．1．3 中断源管理 7．1．4 中断过程 7．2 8086 CPU中断系统 7．2．1 8086的中断类型 7．2．2 8086的中断矢量表 7．3 可编程中断控制器8259A 7．3．1 8259A引脚及内部结构 7．3．2 8259A中断触发方式和中断响应过程 7．3．3 8259A的编程 7．4 IBM PC／XT的中断结构 7．4．1 IBM PC／XT的中断矢量 7．4．2 8259A与IBM PC／XT系统总线的连接 复习思考题第8章 微机接口技术与应用 8．1并行I/O按口 8．1．1 并行接口的基本概念 8．1.2 可编程并行I／0接口芯片—8255A 8．2 串行通信接口 8．2．1 串行通信的基本概念 8．2．2 可编程串行通信接口芯片—8251A 8．3 定时／计数技术 8．3．1 定时／计数的基本概念 8．3．2 可编程定时器／计数器8253 8．4 A／D和D／A接口 8．4．1 模拟量和数字量 8．4．2 D/A转换器及其接口 8．4．3 A／D转换器及其接口 复习思考题第9章 高性能微处理器 9．1 80X86系列微处理器 9．1．1 80X86系列微处理器概述 9．1．2 80X86的寄存器概述 9．2 80486微处理器简介 9．2．1 80486微处理器概述 9．2．2 80486微处理器的功能结构 9．2．3 80486微处理器的引脚信号 9．2．4 80486微处理器的工作方式 9．3 Pentium微处理器 9．3．1 概述 9．3．2 Pentium微处理器的结构 9．3．3 Pentium微处理器的内部寄存器 9．3．4 新一代微处理器的其他功能 复习思考题第10章 实验指导书 10．1 DEBUG的使用 10．2 软件实验部分 10．3 硬件实验部分附录A ASCll字符表附录B 8086指令表附录C DOS系统功能调用表附录D BIOS中断功能调用表附录E DOS功能调用表附录F 汇编出错代码注释参考文献

第一图书网, tushu007.com

<<微机原理与应用>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:http://www.tushu007.com