

<<Verilog HDL硬件描述语言>>

图书基本信息

书名：<<Verilog HDL硬件描述语言>>

13位ISBN编号：9787111078906

10位ISBN编号：711107890X

出版时间：2000-7-1

出版时间：机械工业出版社

作者：贝斯克,徐振林

译者：徐振林

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<Verilog HDL硬件描述语言>>

内容概要

本书简要介绍了Verilog硬件描述语言的基础知识，包括语言的基本内容和基本结构，以及利用该语言在各种层次上对数字系统的建模方法。

书中列举了大量实例，帮助读者掌握语言本身和建模方法，对实际数字系统设计也很有帮助。

<<Verilog HDL硬件描述语言>>

书籍目录

译者序

前言

第1章 简介

第2章 HDL指南

第3章 VERILOG语言要素

第4章 表达式

第5章 门电平模型化

第6章 用户定义的原语

第7章 数据流模型化

第8章 行为建模

第9章 结构建模

第10章 其他论题

第11章 验证

第12章 建模实例

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>