

<<数字电子技术>>

图书基本信息

书名：<<数字电子技术>>

13位ISBN编号：9787111068563

10位ISBN编号：7111068564

出版时间：2004-7

出版时间：机械工业出版社

作者：孙建三编

页数：211

字数：331000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术>>

内容概要

本书是根据全国高等专科学校电气类专业教学指导委员会制定的“九五”教材规划而编写的，是机械工业部重点教材，与刘仁宇主编的《模拟电子技术》组成配套教材。

全书共分为九章，内容包括数字电路基础、逻辑门电路、组合逻辑电路、集成触发器、时序逻辑电路、脉冲波形的产生与整形、数/模和模/数转换器、存储器及可编程器件、数字电子电路读图等。各章均附有小结、习题与思考题，书末还有部分习题答案。

本书可作为高等专科学校电气、电子类和相近专业数字电子技术课程的教材，也可作为职工大学、业余大学、电视大学同类专业的数字电子技术课程教材，还可作为从事电子技术的工程技术人员的参考用书。

书籍目录

前言第一章 数字电路基础 第一节 概述 第二节 数制与码制 第三节 逻辑代数 第四节 逻辑代数的基本定律和规则 第五节 逻辑函数的代数化简法 第六节 逻辑函数的卡诺图化简 小结 习题与思考题第二章 逻辑门电路 第一节 二极管的开关特性 第二节 三极管的开关特性 第三节 基本逻辑门电路 第四节 TTL逻辑门电路 第五节 其它双极型集成电路介绍 第六节 CMOS集成电路 第七节 正负逻辑问题 第八节 门电路使用中应注意的问题 小结 习题与思考题第三章 组合逻辑电路 第一节 组合逻辑电路的基本概念 第二节 组合逻辑电路的分析方法和设计方法 第三节 编码器 第四节 译码器 第五节 数据分配器与数据选择器 第六节 数字比较器 第七节 自述运算电路 第八节 组合逻辑电路中的竞争与冒险 小结 习题与思考题第四章 集成触发器 第一节 触发器的基本电路 第二节 主从RS触发器 第三节 主从JK触发器和边沿JK触发器 第四节 边沿D触发器 第五节 CMOS触发器 第六节 触发器的功能分类及相互转换 第七节 集成触发器的脉冲工作特性 第八节 触发器的主要参数 小结 习题与思考题第五章 时序逻辑电路 第一节 时序逻辑电路的基本概念 第二节 时序逻辑电路的分析方法 第三节 寄存器、锁存器和移位寄存器 第四节 计数器 第五节 节拍脉冲发生器 第六节 时序逻辑电路的设计方法 小结 习题与思考题第六章 脉冲波形的产生与整形 第一节 单稳态触发器 第二节 多谐振荡器 第三节 施密特触发器 第四节 555定时器 小结 习题与思考题第七章 模/数和数/模转换器 第一节 D/A转换器 第二节 A/D转换器 小结 习题与思考题第八章 存储器及可编程器件 第一节 只读存储器 第二节 随机存取存储器 第三节 可编程逻辑器件 第四节 其它可编程多功能器件介绍 小结 习题与思考题第九章 数字电子电路读图 第一节 读图方法概述 第二节 双积分型数字电压表读图 第三节 ASC 码键盘编码电路读图 附录A 常用逻辑图形符号对照表 附录B 半导体集成电路型号命名法 部分习题答案参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>