

<<微机原理与接口技术>>

图书基本信息

书名：<<微机原理与接口技术>>

13位ISBN编号：9787040305616

10位ISBN编号：7040305615

出版时间：2010-12

出版时间：高等教育出版社

作者：周鸣争 编

页数：314

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<微机原理与接口技术>>

### 内容概要

《微机原理与接口技术》从微型计算机接口与应用技术的角度出发，较为全面地介绍了微型计算机系统的组成及各部分的工作原理。

重点分析了80x86系统微处理器的基本结构、工作过程和基本指令系统以及汇编语言程序设计，阐述了计算机存储系统的组成与工作原理及存储器中的新技术，系统介绍了微型计算机系统总线结构和输入/输出技术，包括基本输入/输出方法、典型I/O接口芯片、A/D与D/A技术、人机交互设备等。

涵盖了高等学校“微机原理与接口技术”课程的教学基本要求。

本书理论与实践并重，在强调基本概念的基础上，引入了大量的实例来阐明各种应用问题。选材先进，内容丰富，力求使读者通过学习，能够对微型计算机系统及其接口技术有一个较为全面的了解，为进一步地掌握微型计算机应用打下坚实的基础。

本书可作为普通高等学校“微型计算机原理与接口技术”课程的教材，也可作为成人高等教育的培训教材及广大科技工作者的自学和考试参考用书。

## &lt;&lt;微机原理与接口技术&gt;&gt;

## 书籍目录

第1章 概 述 1.1 微型计算机的发展及特点 1.1.1 计算机的发展过程 1.1.2 微型计算机的分类与特点 1.2 微型计算机系统 1.2.1 微型计算机系统的组成 1.2.2 微型计算机系统结构的特点 1.2.3 微型计算机系统性能指标 1.3 微型计算机中数据信息的表示 1.3.1 计算机中的数制 1.3.2 二进制数的运算与带符号数的表示 1.3.3 信息的编码 本章 小结 习题 第2章 微处理器 2.1 微处理器概述 2.1.1 微处理器的主要性能指标 2.1.2 微处理器的主要功能 2.2 8086 CPU的内部结构 2.2.1 执行部件 2.2.2 总线接口部件 BIU 2.2.3 寄存器结构 2.3 8086 CPU的外部引脚 2.4 8086 CPU的工作模式与系统构成 2.4.1 两种工作模式 2.4.2 两种工作模式下系统的典型配置 2.4.3 8086 存储器的寻址 2.5 8086 CPU 时序分析 2.5.1 时序概念 2.5.2 读 / 写操作时序分析 2.6 80X86 CPU 简介 2.6.1 80386 微处理器 2.6.2 80486 微处理器 2.6.3 Pentium 系列微处理器 2.6.4 Pentium 微处理器采用的新技术 本章 小结 习题 第3章 80X86 寻址方式与指令系统 3.1 指令的格式 3.2 8086 的寻址方式 3.2.1 与操作数有关的寻址方式 3.2.2 与 I/O 端口有关的寻址方式 3.3 8086 指令系统 3.3.1 概述 3.3.2 数据传输指令 3.3.3 算术运算指令 3.3.4 逻辑运算与移位指令 3.3.5 控制转移指令 3.3.6 串操作指令 3.3.7 中断指令 3.3.8 处理器控制指令 3.4 Pentium 微处理器新增寻址方式和指令 3.4.1 Pentium 微处理器的内部寄存器 3.4.2 Pentium 微处理器新增寻址方式 3.4.3 Pentium 系列微处理器专用指令 3.4.4 Pentium 系列微处理器控制指令 本章 小结 习题 第4章 汇编语言程序设计 4.1 概述 4.1.1 机器语言 4.1.2 汇编语言 4.1.3 高级语言 4.1.4 混合语言 4.2 汇编语言语法 4.2.1 汇编语句格式 4.2.2 伪指令 4.2.3 汇编语言源程序格式 4.3 汇编语言的上机过程 4.3.1 汇编语言的工作环境 4.3.2 汇编语言的上机步骤 4.3.3 汇编语言程序运行实例 4.4 汇编语言程序设计 4.4.1 概述 4.4.2 顺序程序设计 4.4.3 分支程序设计 4.4.4 循环程序设计 4.4.5 子程序设计 4.4.6 多模块程序设计 4.5 DOS 与 BIOS 功能调用 4.5.1 DOS 中断与功能调用 4.5.2 BIOS 中断与功能调用 4.6 高级汇编技术 4.6.1 宏汇编 4.6.2 重复汇编与条件汇编 本章 小结 习题 第5章 存储系统 5.1 概述 5.1.1 存储器的分类 5.1.2 存储器的主要技术指标 5.1.3 存储系统的体系结构 5.2 半导体存储器 5.2.1 半导体存储器的分类 5.2.2 半导体存储器的一般结构 5.2.3 半导体存储器的主要技术指标 5.2.4 静态随机存取存储器 (SRAM) 5.2.5 动态随机存取存储器 (DRAM) 5.2.6 只读存储器 (ROM) 5.2.7 高速缓冲存储器 (Cache) 5.3 半导体存储器与 CPU 的连接方法 5.3.1 存储器容量的扩展 5.3.2 CPU 与主存储器的连接 5.3.3 CPU 与存储器连接要解决的关问题 5.3.4 内存条技术 5.4 外存储器简介 5.4.1 软磁盘存储器系统 5.4.2 硬磁盘存储器系统 5.4.3 光盘存储器 5.4.4 闪存盘存储器 5.5 新型存储器技术 5.5.1 多体交叉存储器 5.5.2 虚拟存储器 本章 小结 习题 第6章 输入 / 输出接口技术 6.1 概述 6.1.1 基本概念 6.1.2 接口的主要功能 6.2 I/O 端口的编址方式 6.2.1 I/O 端口的概念 6.2.2 I/O 端口的编址方式 6.2.3 I/O 端口的地址译码 6.3 微机系统与 I/O 设备的信息交换 6.3.1 程序控制传送方式 6.3.2 中断传送方式 6.3.3 直接存储器存取方式 6.4 可编程定时 / 计数器接 I2182536.4.1 8253 功能与结构 6.4.2 8253 的初始化编程 6.4.3 8253 的工作方式 6.4.4 发声系统与音乐程序设计 本章 小结 习题 第7章 中 断 7.1 概述..... 第8章 串/并行 I/O 接口 第9章 A/D 与 D/A 接口 第10章 人机交互设备与接口 第11章 微型计算机系统与总线 附录1 常用字符与 ASCII 代码对照表 附录2 DOS 功能调用 (INT 21H) 参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>