

<<数字电子技术基础>>

图书基本信息

书名：<<数字电子技术基础>>

13位ISBN编号：9787040288520

10位ISBN编号：7040288524

出版时间：2010-3

出版范围：高等教育

作者：卫桦林

页数：350

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术基础>>

内容概要

本书是为配合南京工程学院杨志忠教授主编的《数字电子技术基础（第二版）》教材而编写的学习指导与习题解答，是在《数字电子技术基础学习指导书》和《数字电子技术基础教师手册》的基础上，经过筛选、整理整合而写成的。

全书分为上、下两篇，上篇为学习指导部分，下篇为习题解答部分。

<<数字电子技术基础>>

书籍目录

上篇 学习指导第1章 绪论 § 1.1 基本要求 § 1.2 重点难点 § 1.3 内容提要 § 1.4 例题分析第2章 逻辑代数基础 § 2.1 基本要求 § 2.2 重点难点 § 2.3 内容提要 § 2.4 例题分析第3章 集成逻辑门电路 § 3.1 基本要求 § 3.2 重点难点 § 3.3 内容提要 § 3.4 例题分析第4章 组合逻辑电路 § 4.1 基本要求 § 4.2 重点难点 § 4.3 内容提要 § 4.4 例题分析第5章 集成触发器 § 5.1 基本要求 § 5.2 重点难点 § 5.3 内容提要 § 5.4 例题分析第6章 时序逻辑电路 § 6.1 基本要求 § 6.2 重点难点 § 6.3 内容提要 § 6.4 例题分析第7章 脉冲产生与整形电路 § 7.1 基本要求 § 7.2 重点难点 § 7.3 内容提要 § 7.4 例题分析第8章 数模和模数转换器 § 8.1 基本要求 § 8.2 重点难点 § 8.3 内容提要 § 8.4 例题分析第9章 半导体存储器 § 9.1 基本要求 § 9.2 重点难点 § 9.3 内容提要 § 9.4 例题分析第10章 可编程逻辑器件 § 10.1 基本要求 § 10.2 重点难点 § 10.3 内容提要 § 10.4 例题分析第11章 硬件描述语言 (VHDL) § 11.1 基本要求 § 11.2 重点难点 § 11.3 内容提要 § 11.4 例题分析下篇 习题解答第1章 绪论第2章 逻辑代数基础第3章 集成逻辑门电路第4章 组合逻辑电路第5章 集成触发器第6章 时序逻辑电路第7章 脉冲产生与整形电路第8章 数模和模数转换器第9章 半导体存储器第10章 可编程逻辑器件第11章 硬件描述语言 (VHDL)

<<数字电子技术基础>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>