

<<微机接口技术>>

图书基本信息

书名：<<微机接口技术>>

13位ISBN编号：9787040257526

10位ISBN编号：7040257521

出版时间：2009-2

出版时间：高等教育出版社

作者：王成端 编

页数：312

字数：500000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## 前言

微型计算机从诞生至今已有30余年，目前其应用已涉及各个领域，微机接口技术同时得到了飞速的发展。

掌握微机接口技术，是计算机及相关专业人才培养的基本要求。

然而，现今微机接口技术的教材大多是为计算机专业本科生的学习而编写的，而且关于最新的接口技术的内容较少，不能完全满足高职高专教学的要求。

为配合教育部高职高专教学改革的实施，根据教育部高职高专规划教材编写的指导思想与原则要求，我们编写了这本教材。

本书第一版作为教育部高职高专规划教材于2001年出版以来，受到了任课教师的普遍欢迎。

2004年在第一版的基础上进行了较大幅度的修订，出版了第二版，作为普通高等教育“十五”国家级规划教材。

然而，计算机技术的发展是极其迅猛的，为更好地为读者服务，2008年对《微机接口技术》（第二版）进行适当的修订，作为普通高等教育“十一五”国家级规划教材。

全书以培养学生应用能力为主线，理论与实践相结合。

其主要特色有：1. 注重实用性 基本理论不追求深刻、广泛，第三版对常用接口芯片加大了应用实例的介绍，让学生学完后做到能动手设计接口电路和编写接口程序。

## <<微机接口技术>>

### 内容概要

本书在“十五”国家级规划教材《微机接口技术》（第二版）的基础上修订而成，并被列为普通高等教育“十一五”国家级规划教材。

全书以培养学生的应用能力为主线，理论与实践相结合，并注重反映计算机技术的最新进展。

全书共分12章，主要介绍微机接口基本知识、微处理器、地址译码技术及存储器接口、输入和输出及DMA技术、中断技术、定时/计数技术、并行接口、串行通信接口、人机交互设备接口、模拟接口、总线技术、微机接口分析与设计等内容。

本书既可作为高等职业院校计算机应用及相关的电子类专业的专业课教材，也可作为应用性本科院校计算机科学与技术专业的专业课教材，还可供工程技术人员学习参考。

## &lt;&lt;微机接口技术&gt;&gt;

## 书籍目录

## 第1章 概述

## 1.1 微机接口基本概念

## 1.1.1 接口的定义

## 1.1.2 专门研究接口的原因

## 1.1.3 接口的分类

## 1.2 接口的功能和特点

## 1.2.1 数据锁存、缓冲与驱动功能

## 1.2.2 信号转换功能

## 1.2.3 接收、执行CPU命令的功能

## 1.2.4 设备选择功能

## 1.2.5 中断管理功能

## 1.2.6 可编程功能”

## 1.3 接口技术的现状及发展趋势 习题与思考题

## 第2章 微处理器

## 2.1 8086 / 8088微处理器

## 2.1.1 8086 CPU内部结构

## 2.1.2 8086 CPU寄存器组织

## 2.1.3 8086 CPU引脚功能

## 2.1.4 8086 / 8088 CPU的存储器组织和I / O组织

## 2.1.5 最小模式和最大模式下的基本配置

## 2.1.6 8086 / 8088 CPU内部时序

## 2.2 80386和80486微处理器

## 2.2.1 80386微处理器结构

## 2.2.2 80386总线周期

## 2.2.3 80386内部机制

## 2.2.4 80386系统

## 2.2.5 80486微处理器

## 2.3 Pentium系列及Core 2 Duo微处理器

## 2.3.1 Pentium微处理器

## 2.3.2 Pentium Pro微处理器

## 2.3.3 Pentium MMX微处理器

## 2.3.4 Pentium II微处理器

## 2.3.5 Pentium 微处理器

## 2.3.6 Pentium 4微处理器

## 2.3.7 Pentium M微处理器

## 2.3.8 Core 2 Duo微处理器

## 习题与思考题

## 第3章 地址译码技术及存储器接口

## 3.1 UO端口

## 3.1.1 I / O端口概述

## 3.1.2 I / O端口编址方式

## 3.1.3 I / O端口访问指令

## 3.1.4 I / O端口地址分配

## 3.2 I / O端口地址译码

## 3.2.1 I / O端口地址译码方法

<<微机接口技术>>

3.2.2 固定式端口地址译码

3.2.3 开关式可选端口地址译码

3.3 GAL器件在UO地址译码电路中的应用

3.3.1 GAL器件的特点

3.3.2 GAL器件的开发过程及工具

3.3.3 采用GAL的I / O地址译码电路的设计

.....

第4章 输入和输出及DMA技术

第5章 中断技术

第6章 定时/计数技术

第7章 并行接口

第8章 串行通信接口

第9章 人机交互设备接口

第10章 模拟接口

第11章 总线技术

第12章 微机接口分析与设计参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>