

<<VHDL与数字电路设计>>

图书基本信息

书名：<<VHDL与数字电路设计>>

13位ISBN编号：9787030904232

10位ISBN编号：7030904230

出版时间：2001-4

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<VHDL与数字电路设计>>

内容概要

VHDL是一种快速的电路设计工具，功能涵盖了电路描述、电路合成、电路仿真等三大电路设计工作。

《VHDL与数字电路设计》主要介绍VHDL的命令语句，组合逻辑电路和时序逻辑电路的设计，以及电子密码锁和CPU电路设计等实例。

在内容的编排上，《VHDL与数字电路设计》尽量避免繁琐且较不常用的语法介绍，取而代之的是大量的实例，让读者真正掌握VHDL的精华。

《VHDL与数字电路设计》适合于各级希望学习VHDL的读者，可作为电路设计人员的参考用书，也可作为大专院校相关专业的教材。

<<VHDL与数字电路设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>