

图书基本信息

书名：<<Tanner Pro集成电路设计与布局实战指导>>

13位ISBN编号：9787030190499

10位ISBN编号：7030190491

出版时间：2007-7

出版时间：科学出版社

作者：廖裕评，陆瑞强编

页数：359

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## 内容概要

本书系“电路与仿真”丛书之一。

本书全面讲述使用Tanner Tools Pro进行集成电路设计、电路仿真以及电路布局的方法。

全书共17章。

第1章为基础部分，主要介绍Tanner Tools Pro软件的基本功能及其工作环境；第2~9章指导读者使用S-Edit设计电路并利用T-Spice检验电路；第10~16章讲述用L-Edit进行电路布局以及利用LVS进行对比电路的操作；第17章以项目分析的方式进行级比值的设计规划。

本书可供电路设计人员参考，亦可作为高等院校电子类专业学生的参考书。

## 书籍目录

第1章 简介 1.1 S-Edit范例 1.2 T-Spice范例 1.3 L-Edit范例 1.4 LS范例第2章 使用S-Edit设计基本元件符号 2.1 使用S-Edit建立NMOS符号 2.2 使用S-Edit编辑全域符号Vdd 2.3 说明 2.4 随堂练习第3章 使用S-Edit设计简单逻辑电路 3.1 使用S-Edit编辑反相器 3.2 使用S-Edit编辑与非门 3.3 说明 3.4 随堂练习第4章 反相器瞬时分析 4.1 反相器瞬时分析 4.2 说明第5章 反相器直流分析 5.1 反相器直流分析的详细步骤 5.2 说明 5.3 随堂练习第6章 与非门直流分析 6.1 与非门直流分析的详细步骤 6.2 说明 6.3 随堂练习第7章 使用S-Edit设计全加器电路 7.1 使用S-Edit编辑全加器的详细步骤 7.2 说明 7.3 随堂练习第8章 全加器瞬间分析 8.1 全加器瞬间分析的详细步骤 8.2 说明 8.3 随堂练习第9章 四位加法器电路设计与仿真 9.1 使用S-Edit编辑四位连波进位加法器的详细步骤 9.2 说明 9.3 随堂练习第10章 使用L-Edit画布局图 10.1 使用L-Edit画布局图的详细步骤 10.2 利用T-Cell建立布局图 10.3 说明 10.4 随堂练习第11章 使用L-Edit画PMOS布局图 11.1 使用L-Edit画PMOS布局图的详细步骤 11.2 利用T-Cell建立PMOS布局图 11.3 利用T-Cell建立并联的PMOS布局图 11.4 说明 11.5 随堂练习第12章 使用L-Edit画反相器布局图 12.1 使用L-Edit画反相器布局图的详细步骤 12.2 说明 12.3 随堂练习第13章 使用LVS对比反相器步骤 13.1 使用LVS对比反相器的详细步骤 13.2 随堂练习第14章 使用L-Edit编辑标准逻辑元件 14.1 使用L-Edit编辑标准逻辑元件的详细步骤 14.2 说明 14.3 随堂练习第15章 四位加法器标准元件自动配置与绕线 15.1 使用S-Edit编辑四位加法器的详细步骤 15.2 L-Edit标准元件自动绕线的详细步骤 15.3 说明 15.4 随堂练习第16章 全加器SDL 16.1 使用S-Edit编辑全加器的详细步骤 16.2 使用L-Edit进行SDL的详细步骤 16.3 随堂练习第17章 级比值项目分析 17.1 级比值分析的详细步骤 17.2 说明 17.3 随堂练习附录A CMOS制作流程介绍附录B HiPer功能介绍 B.1 Virtuoso设定文件功能介绍 B.2 HiPer功能范例文件介绍

编辑推荐

《电路设计与仿真:Tanner Pro集成电路设计与布局实战指导》可供电路设计人员参考,亦可作为高等院校电子类专业学生的参考书。

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>