

<<数字电子技术>>

图书基本信息

书名：<<数字电子技术>>

13位ISBN编号：9787030189257

10位ISBN编号：7030189256

出版时间：2007-7

出版时间：科学

作者：宋学君主编

页数：350

字数：440000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<数字电子技术>>

### 内容概要

宋学君主编的《数字电子技术（第2版）》是参照各类大专院校电子技术课程教学大纲的要求编写的。全书共分8章，内容包括逻辑代数基础、集成逻辑门电路、组合逻辑电路、触发器、时序逻辑电路、脉冲波形的产生与整形、半导体存储器和可编程逻辑器件、数模和模数转换。

《数字电子技术（第2版）》由浅入深，精选内容，合理地控制教材的深度和广度，在讲授基本理论的同时，加强了对中大规模集成电路的介绍和应用。章末附有小结、思考题与习题，书后有习题解答。

本书适合作为大专院校、职业技术学院、成人教育及业余培训等电子电气信息类专业的教材，也可供机械、计算机等专业的学生自学参考。

## &lt;&lt;数字电子技术&gt;&gt;

## 书籍目录

第二版前言

第一版前言

第1章 逻辑代数基础

1.1 数字电路概述

1.2 进制与码制

1.3 逻辑代数的基本运算

1.4 逻辑代数的基本定理和规则

1.5 逻辑函数的表示方法

1.6 卡诺图及卡诺图化简法

本章小结

思考题与习题

第2章 集成逻辑门电路

2.1 数字集成电路概述

2.2 半导体器件的开关特性

2.3 分立元件的基本门电路

2.4 TTL集成门电路

2.5 TTL门电路的其他形式

2.6 CMOS门电路

2.7 集成门电路的使用及连接

本章小结

思考题与习题

第3章 组合逻辑电路

3.1 组合逻辑电路的分析与设计

3.2 全加器

3.3 编码器

3.4 译码器

3.5 数据比较器

3.6 数据选择器

3.7 奇偶校验器

3.8 采用中规模集成电路的组合逻辑电路分析与设计

3.9 组合电路中的竞争冒险

本章小结

思考题与习题

第4章 触发器

4.1 概述

4.2 基本的RS触发器

4.3 同步RS触发器

4.4 主从触发器

4.5 边沿触发器

4.6 触发器逻辑功能的表示方式及功能转换

4.7 集成触发器及主要参数

本章小结

思考题与习题

第5章 时序逻辑电路

5.1 时序逻辑电路概述

## <<数字电子技术>>

5.2 寄存器和移位寄存器

5.3 计数器

5.4 时序逻辑电路设计

本章小结

思考题与习题

第6章 脉冲波形的产生与整形

6.1 单稳态触发器

6.2 施密特触发器

6.3 多谐振荡器

6.4 555集成定时器

本章小结

思考题与习题

第7章 半导体存储器和可编程逻辑器件

7.1 半导体存储器概述

7.2 只读存储器ROM

7.3 随机存储器RAM

7.4 可编程逻辑器件

本章小结

思考题与习题

第8章 数模和模数转换

8.1 数模转换器

8.2 模数转换器

本章小结

思考题与习题

部分习题解答

参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>