

<<电子政务流程变革>>

图书基本信息

书名：<<电子政务流程变革>>

13位ISBN编号：9787030177919

10位ISBN编号：7030177916

出版时间：2006-9

出版时间：科学出版社发行部

作者：覃正

页数：236

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<电子政务流程变革>>

### 内容概要

《电子政务流程变革》从政务发展的历史沿革出发，阐述了电子政务流程变革的意义以及趋势，探讨了电子政务与流程变革之间的关系，在此基础上分析了政务流程的组成元素、结构与分类，流程的识别分析以及形式化描述方法，政务流程优化的方法、原则与步骤，系统研究了电子政务流程建模方法，提出新的电子政务绩效评价体系框架，并适当穿插了政府实际流程变革的案例，为电子政务变革提供参考。

## <<电子政务流程变革>>

### 作者简介

覃正，湖南石门人，博士后（博士）。  
上海财经大学信息管理与工程学院、西安交通大学管理学院教授 / 博士生导师，Sydney UniVersity高级访问学者。  
主要研究方向：现代管理模式、电子商务 / 电子政务、管理信息系统等。  
主持多项国家自然科学基金、省部级自然科学基金项目。  
曾获省部级科技进步奖。  
发表学术论文80余篇，出版著作5部。

## &lt;&lt;电子政务流程变革&gt;&gt;

## 书籍目录

前言第1章 绪论1.1 政府的组成及职能1.1.1 政府的定义1.1.2 政府的组成1.1.3 政府的职能1.1.4 传统政务工作的局限1.2 流程、企业业务流程和政府政务流程1.2.1 流程1.2.2 企业业务流程1.2.3 政府政务流程1.3 政务流程的历史和发展1.3.1 政务流程变革的动力与判断标准1.3.2 国内政务流程的历史和发展1.3.3 国外政务流程的历史和发展1.4 流程变革的研究对象1.4.1 企业流程变革的研究对象1.4.2 政府流程变革的研究对象1.4.3 公共部门流程变革的研究对象1.5 商务流程再造与政务流程再造1.5.1 商务流程再造1.5.2 政务流程再造1.5.3 政务流程再造与电子政务1.5.4 商务流程与政务流程的异同1.6 流程变革的研究与应用现状1.6.1 国外的研究与应用1.6.2 国内的研究与应用1.7 本章小结参考文献第2章 面向流程的电子政务系统规划2.1 电子政务系统规划概述2.1.1 电子政务系统规划的含义和目标2.1.2 电子政务系统规划的内容2.1.3 电子政务系统规划的重要意义2.2 电子政务系统规划与政务流程变革2.3 信息系统规划方法2.3.1 信息系统规划方法介绍2.3.2 信息系统规划方法的比较分析2.4 电子政务系统规划方法介绍2.5 基于VCA的电子政务系统规划2.5.1 VCA的基本思想2.5.2 规划的总体原则2.5.3 分析框架2.5.4 应用要点2.6 本章小结参考文献第3章 政务流程的识别分析3.1 政务流程识别的思路3.2 政务工作的流程化3.2.1 政务工作3.2.2 政务工作流程3.2.3 政务工作的分配和接受3.2.4 组织结构3.3 政务流程的组成元素、结构及分类3.3.1 政务流程的组成元素3.3.2 政务流程的活动关联3.3.3 政务流程的分类3.4 政务流程的识别与分析3.4.1 流程识别的常用方法3.4.2 政务流程的识别3.4.3 活动的聚合性分析3.4.4 节点的耦合性分析3.5 政务流程的形式化描述3.5.1 流程的形式化描述方法比较3.5.2 政务流程结构的形式化分析3.5.3 政务流程的形式化表示3.6 基于元流程的政务流程建模体系研究3.6.1 元流程定义3.6.2 基于元流程的政务过程建模3.6.3 元流程的类构造3.7 案例3.7.1 政府采购流程的元流程分析3.7.2 政府采购元流程的类构造3.7.3 政府采购元流程时序关系优化3.8 本章小结参考文献第4章 政务流程的分析与优化4.1 政务流程优化的基本思想4.1.1 以公众为出发点4.1.2 以流程为中心4.1.3 以“一站式”电子政务为目标4.1.4 以“服务链”为纽带4.2 政务流程优化的原则4.3 政务流程优化的基本步骤4.4 政务流程优化的方法4.4.1 RAD4.4.2 流程图法4.4.3 EEPC4.4.4 IDEF系列方法4.4.5 统一建模语言法4.4.6 Petri网方法4.4.7 工作流方法4.4.8 面向对象方法4.4.9 各种流程优化方法的比较4.5 流程仿真技术4.5.1 流程仿真对流程优化的意义4.5.2 基于仿真的流程优化4.5.3 流程仿真方法——PERT-Petri网模型4.6 政务流程优化的案例分析4.6.1 上海“网上人事局”案例4.6.2 苏州工业园区案例4.7 本章小结参考文献第5章 电子政务流程建模5.1 建模方法概述5.1.1 建模体系结构5.1.2 建立流程模型的常用工具与技术5.1.3 流程建模方法5.2 基于业务规则的流程建模方法5.2.1 基于规则建模方法的特点5.2.2 相关研究5.3 基于业务规则的过程建模5.3.1 过程分析5.3.2 过程逻辑模型5.3.3 过程框架模型(过程交互模型)5.4  $\times \times$  市政府电子采购模型5.4.1 业务需要描述5.4.2 流程模型设计5.4.3 框架模型5.5 本章小结参考文献第6章 电子政务评估与标准化6.1 国内外电子政务评估的方法6.1.1 国外电子政务评估的方法6.1.2 国内电子政务评估的方法6.1.3 电子政务绩效评估的模式比较与实质分析6.2 我国电子政务评估指标体系6.2.1 电子政务评估指标确立的原则6.2.2 探索指标体系之间的内在联系和层次关系的方法6.2.3 电子政务评估指标体系的建设6.3 电子政务标准化建设6.3.1 电子政务标准化的意义6.3.2 国家电子政务标准化6.4 电子政务评估指标体系展望6.5 本章小结参考文献第7章 电子政务流程变革案例7.1 政府采购的基本概念7.2 传统政府采购流程与电子政务政府采购流程比较7.2.1 传统政府采购流程7.2.2 电子政务政府采购流程7.2.3 传统政府采购与电子政务政府采购流程比较7.2.4 电子政务政府采购的优势7.3 案例分析7.3.1 案例背景7.3.2 采购流程7.3.3 电子政务环境中的优化7.4 本章小结参考文献附录附录1  $\times \times$  市公安局网络工程招标委托协议书附录2  $\times \times$  市公安局计算机网络工程与视频会议系统招标文件附录3  $\times \times$  市市级单位政府采购中心附录4  $\times \times$  市市级单位政府采购中心项目验收单

## &lt;&lt;电子政务流程变革&gt;&gt;

## 章节摘录

目前,基于规则建模的研究是为信息系统服务的,因为业务规则的研究起始于信息系统,研究的着眼点是从技术角度,通过业务规则怎样建立系统框架。

Irma Valatkaite根据业务规则的生命周期,从三个不同层次根据规则映射建立系统框架。

Marko Bajec等提出了支持管理组织业务规则的方法和工具,从业务层和系统层提出规则之间的映射,达到不同层面的一致性。

这些模型没有详细地分析规则怎样建立业务流程,本章提出的建模方法是结合流程管理和信息系统中的思想建立流程模型。

5.2.1 基于规则建模方法的特点 本章建立流程模型是基于业务规则的,选用其构建模型的动机为:

1) 一致性 实现组织的目标、具体的业务流程和系统实现的一致性。各个层次的人员通过业务规则保持业务战略与具体业务流程的一致,业务战略为业务流程提供指导方向,业务流程能够确保业务战略的实现,而系统是为战略目标服务的。

此外,使用业务规则可以充分利用实例知识和实践经验,表现在建模中。

2) 动态性 在组织的业务环境中,变化是不可避免而且经常发生的。

一般来说,变化主要来源于外部或组织的战略决策,如政府法律和法规。

这样,变化经常导致现存的业务流程随之调整或者需要一种新的业务模式来支持。

新目标和战略的出现和改变,对于实现战略目标运作实施的业务流程和支撑业务的模式来说,就要必须相应地更改业务流程和业务模式来满足战略和目标的要求。

基于规则构建模型,可以根据其组织内部和外界环境的变化,最快、最好地建立业务模型,因为业务规则是可以跟踪的,只要对相应的业务规则进行调整,就能达到高效率的模型更改或调整。

3) 敏捷性 业务规则是业务的抽象逻辑,有助于指导业务流程的改变。

如果改变业务规则,业务流程和业务模型必然随之改变,而且规则的改变或调整是根据目标和战略进行的,因而通过规则可形成战略目标和业务相互连接。

一般来说,一个典型的业务规则可以涉及几个业务流程,具有几个功能模块支持,而每个规则可能是以不同的方式执行的。

业务规则具有跟踪功能,往往是因为记录规则的缘由。

如果抓住业务规则的根源,就可以非常容易地决定应该怎样去调整系统和业务模式,以理想的方式实现业务流程的更改,从而实现对模型的更改。

## <<电子政务流程变革>>

### 编辑推荐

《电子政务流程变革》可以作为电子政务和电子商务等领域研究的专业用书，也可作为行政管理专业、信息管理专业和MPA专业的研究与教学用书。

《电子政务流程变革》可为政府公务员的流程变革实务提供引导，并为其进行有效的决策提供依据，也可为电子政务研究的学者提供一个新视角。

**Clock Generators for SOC Processors** This book examines the issue of design of fully-integrated frequency synthesizers suitable for system-on-a-chip ( soc ) processors . This book takes a more global design perspective in jointly examining the design space at the circuit level as well as at the architectural level . The coverage of the book is comprehensive and includes sununary chapters on circuit theory as well as feedback control theory relevant to the operation of phase locked loops ( PLLs ) . On the circuit level , the discussion includes low-voltage analog design in deep submicron digital CMOS processes , effects of supply noise , substrate noise , as well device noise . On the architectural level , the discussion includes PLLanalysis using continuous-timeaswellasdiscrete-timemodels , linearandnonlineareffectsofPLLperformance , and detailed analysis of locking behavior.

<<电子政务流程变革>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介, 请支持正版图书。

更多资源请访问:<http://www.tushu007.com>