

<<高速CMOS数据转换器>>

图书基本信息

书名：<<高速CMOS数据转换器>>

13位ISBN编号：9787030177360

10位ISBN编号：7030177363

出版时间：2006-9

出版单位：科学出版社有限责任公司

作者：杨银堂

页数：190

字数：233000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<高速CMOS数据转换器>>

### 内容概要

本书系统地介绍了高速CMOS数据转换器，即高速D/A转换器和高速A/D转换器设计所涉及的一些问题，包括体系结构、高层次模型、关键技术、电路实现、验证测试技术及低压设计技术等。对高速CMOS数据转换器的特性参数进行了介绍，并分析了各种高速CMOS数据转换器的结构，基于MATLAB平台建立了高速电流舵D/A转换器的高层次模型。本书还介绍了高速CMOS数据转换器设计的一些关键技术，并全面介绍了高速电流舵D/A转换器、折叠内差式A/D转换器和流水线A/D转换器的电路设计，还介绍了能用于低压高速CMOS数据转换器设计的低压CMOS模拟集成电路设计技术。

本书可作为微电子学、电子信息工程等专业高年级本科生和研究生学习混合信号集成电路设计的教材，也可供从事模拟/混合信号CMOS集成电路设计的工程师参考。

## &lt;&lt;高速CMOS数据转换器&gt;&gt;

## 书籍目录

《半导体科学与技术丛书》出版说明前言绪论 0.1 CMOS数据转换器的典型应用 0.2 嵌入式模拟集成电路IP核 0.3 CMOS混合信号集成电路设计的发展方向 0.4 本书的主要内容 参考文献第1章 高速CMOS数据转换器特性参数 1.1 理想数据转换器 1.2 高速CMOS数据转换器的静态特性参数 1.3 高速数据转换器动态特性参数 1.4 高速数据转换器频域特性参数 1.5 小结 参考文献第2章 高速CMOS数据转换器结构 2.1 高速CMOS D/A转换器结构 2.2 高速CMOS A/D转换器结构 2.3 小结 参考文献第3章 高速电流舵CMOS D/A转换器高层次模型 3.1 电流舵D/A转换器PMOS电流源匹配误差及高层次模型 3.2 电流舵D/A转换器电流源输出阻抗及高层次模型 3.3 小结 参考文献第4章 高速CMOS数据转换器关键技术 4.1 高速高分辨率电流舵D/A转换器的电流源校准技术 4.2 折叠内插式A/D转换器非线性误差补偿技术 4.3 高速CMOS流水线A/D转换器的数字校正技术 4.4 小结 参考文献第5章 高速电流舵CMOS D/A转换器设计 5.1 14位100MS/s 电流舵CMOS D/A转换器设计 5.2 14位50MS/s 电流舵CMOS D/A转换器设计 5.3 小结 参考文献第6章 折叠内插式CMOS A/D转换器 6.1 高性能折叠放大器设计研究 6.2 8位40MS/s嵌入式A/D转换器设计 6.3 高速A/D转换器测试方法 6.4 小结 参考文献第7章 流水线CMOS A/D转换器设计 7.1 体系结构 7.2 采样/保持电路和余量增益电路的设计 7.3 OTA的设计 7.4 比较器的设计 7.5 时钟发生器的设计 7.6 数字校正电路的设计 7.7 参考源的设计 7.8 仿真结果与讨论 7.9 小结 参考文献第8章 低压CMOS数据转换器电路设计技术 8.1 低压高精度CMOS电流源 8.2 低压CMOS全差分运算放大器 8.3 小结 参考文献

<<高速CMOS数据转换器>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介, 请支持正版图书。

更多资源请访问:<http://www.tushu007.com>