

<<数字电子技术>>

图书基本信息

书名：<<数字电子技术>>

13位ISBN编号：9787030156198

10位ISBN编号：7030156196

出版时间：2005-8

出版时间：科学出版社

作者：马俊兴

页数：283

字数：357000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电子技术>>

内容概要

本书是按照教育部高等学校工科电子技术课程教学指导小组制定的“电子技术基础课程教学基本要求”，结合作者多年的教学实践编写的教学用书。

全书共有9章。

内容包括：数字电路基础、集成逻辑门电路、组合逻辑电路的分析与设计、组合逻辑电路模块及其应用、触发器及其应用、时序逻辑电路、半导体存储器、脉冲波形的产生与整形，以及数模与模数转换电路。

为了方便使用者学习，本书给出了大量的由数字集成芯片构成的常用组合逻辑和时序逻辑电路，同时在每章都明确地给出了内容提要、基本要求，并在此基础上通过难点释疑、例题分析等内容对重点、难点进行了深入分析。

各章的主要内容均在例题分析中有具体体现，每个重要知识点同时配有相当数量的习题。

本书适合高等院校电气、电子、通信和计算机等专业学生作为学习数字电子技术课程的教材，还可作为相关领域工程技术人员及研究人员的参考用书。

书籍目录

前言第1章 数字电路基础 1.1 数字电路的基本概念 1.2 数制 1.3 二—十进制码 1.4 数字电路中的二极管与三极管 1.5 基本逻辑运算 1.6 逻辑函数及其表示方法 本章小结 思考练习题第2章 集成逻辑门电路 2.0 概述 2.1 基本逻辑门电路 2.2 TTL逻辑门电路 2.3 MOS逻辑门电路 2.4 集成逻辑门电路的应用 2.5 正负逻辑及逻辑符号的变换 本章小结 思考练习题第3章 组合逻辑电路的分析与设计 3.1 逻辑代数 3.2 逻辑函数的卡诺图化简法 3.3 组合逻辑电路的分析方法 3.5 组合逻辑电路的设计方法 3.5 组合逻辑电路中的竞争冒险 本章小结 思考练习题第4章 组合逻辑电路及其应用 4.1 编码器 4.2 译码器 4.3 数据选择器 4.4 数值比较器 4.5 加法器 本章小结 思考练习题第5章 触发器及其应用 5.1 基本触发器 5.2 主从触发器 5.3 边沿触发器 5.4 集成触发器 5.5 集成触发器功能之间的转换 5.6 触发器应用简介 本章小结 思考练习题第6章 时序逻辑电路 6.1 时序逻辑电路的基本概念 6.2 时序逻辑电路的一般分析方法 6.3 同步时序逻辑电路的设计 6.4 计数器 6.5 基本寄存器与移位寄存器 本章小结 思考练习题第7章 半导体存储器 7.1 半导体存储器概述 7.2 随机存储器 7.3 只读存储器 7.4 可编程逻辑器件概述 7.5 可编程逻辑器件的设计 本章小结 思考练习题第8章 脉冲波形的产生与整形 8.1 集成定时器 8.2 施密特触发器 8.3 多谐振荡器 8.4 单稳态触发器 本章小结 思考练习题第9章 数模与模数转换电路 9.0 概述 9.1 D / A转换器 9.2 A / D转换器 本章小结 思考练习题参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>