

<<高低频电路设计与制作>>

图书基本信息

书名：<<高低频电路设计与制作>>

13位ISBN编号：9787030117830

10位ISBN编号：7030117832

出版时间：2006-8

出版时间：科学出版

作者：铃木雅臣

页数：244

字数：239000

译者：邓学

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<高低频电路设计与制作>>

内容概要

本书是“图解实用电子技术丛书”之一。

本书主要介绍高低频电路的工作原理及设计方法，针对实际设计时的元器件的选择方法和求解电路参数等方面进行了详细的说明，并且提供了替换元件、电路参数以及其他方面的应用。

本书共分九章，首先在绪论中简要地介绍AM收音机；其次一一介绍晶体管的工作原理，FET的工作原理，OP放大器的放大电路，低频放大电路的制作，高频放大电路设计基础，以及高频放大电路的基本设计，接收机滤波器的制作；最后介绍调制、解调电路的制作和低频、高频电路设计技巧。

本书通俗易懂，实用性强，可供电子技术领域的工程技术人员、大学生以及广大的电子爱好者阅读参考。

<<高低频电路设计与制作>>

书籍目录

绪论 低频、高频信号波形的发现 0.1 AM收音机概述 0.2 AM收音机的信号波形 第1章 晶体管的工作原理 1.1 晶体管放大器 1.1.1 晶体管的构造 1.1.2 放大基极电流 1.1.3 晶体管放大的基本连接方法 【专栏】关于晶体管的 V_{BE} 【专栏】放大电路中的接地方式 1.2 用于开关的晶体管 1.2.1 驱动LED 1.2.2 驱动继电器线圈 1.2.3 增大 h_{FE} 的达林顿连接法 1.3 线性放大信号 1.3.1 偏置电路的设计方法 1.3.2 交流电压增益的求解方法 1.3.3 获取交流增益 1.3.4 高频放大特性的界限 【专栏】作为缓冲器使用的射极跟随器 附录 正确求解电路特性 第2章 FET的工作原理 2.1 FET的结构和工作原理 2.1.1 JFET和MOSFET 2.1.2 JFET工作结构 2.1.3 MOSFET工作结构 2.1.4 FET特性 2.2 作为开关电路的使用方法 2.3 在信号放大电路中的应用 2.3.1 源极接地的放大电路 2.3.2 评价实际电路 2.4 作为缓冲器应用 【专栏】关于JFET的传输特性 第3章 OP放大器的放大电路 3.1 OP放大器的结构 3.1.1 两个输入端 3.1.2 加入输入信号 3.1.3 理想OP放大器的工作原理 3.2 放大电路的两种形式 3.2.1 极性相反的放大——反相放大器 3.2.2 实际产生误差的原因 3.2.3 对实际反相放大器的评价 3.2.4 保持同极性放大——同相放大器 3.2.5 实际的同相放大器 第4章 低频放大电路的制作 4.1 小噪声放大电路 4.1.1 降低噪声的基本技巧 4.1.2 OP放大器的噪声特性 4.1.3 阻抗与热噪声的影响 4.1.4 带宽与噪声的关系 4.1.5 实际电路的设计 4.1.6 设计电路的特性 4.2 大电流输出的放大电路 4.2.1 获得大电流的方法 4.2.2 OP放大器及周围电路的设计 4.2.3 用于大输出的晶体管选择 4.2.4 短路保护电路的设计 4.2.5 设计电路的特性 4.3 高输出电压的放大电路 4.3.1 获得高输出电压的方法 ... 第5章 高频放大电路设计基础 第6章 高频放大电路的基本设计 第7章 接收机滤波器的制作 第8章 调制、解调电路的制作 第9章 低频、高频电路设计技巧 参考文献

<<高低频电路设计与制作>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>