

<<数字逻辑与数字系统>>

图书基本信息

书名：<<数字逻辑与数字系统>>

13位ISBN编号：9787030103710

10位ISBN编号：7030103718

出版时间：2005-2

出版时间：科学出版

作者：白中英 编

页数：226

字数：800000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<数字逻辑与数字系统>>

### 内容概要

本书对传统的《数字电子技术基础》教材在教学体系、教学内容、教学方法、教学手段上进行了重大改革，突破了传统教材仅停留在“逻辑部件级”概念而缺少“数字系统级”分析与设计的内容，因而获“2004年北京市高等教育精品教材”奖。

全书内容分六章：（1）开关理论基础；（2）组合逻辑；（3）时序逻辑；（4）可编程逻辑器件；（5）在系统编程（ISP）技术；（6）数字系统。

本教材体系新颖，取材先进，文字流畅，题例丰富，由浅入深，循序渐进，并和文字辅教材、CAI课件、远程网络课件、试题库、实验、课程设计、教学仪器等综合配套，形成了“理论、实验、设计”三个过程相统一的立体化教学体系。

课内教学计划64学时。

本书含远程网络教材光盘一张，它是以主教材为蓝本开发的电子版教材，既可供教师在大屏幕教室进行群体教学，又可供个体上网学习。

其中嵌入的CAI课件是配合主教材各章重点和难点内容开发的多媒体动画演示软件，图文声并举，形象直观，一目了然，使用方便，具有良好的教学效果。

本书可作为计算机类、信息类、电子类、自控类专业本专科生教材。

## <<数字逻辑与数字系统>>

### 作者简介

白中英，男，甘肃省永靖县人。

在科学技术研究中，“622小型通用计算机”获1978年全国科学大会重大成果奖，1项成果获国家级科技进步三等奖，1项车工难过获全国发明展银质奖，5项成果获部级科技进步一、二等奖。

目前承担国家“863”项目、国家自然科学基金项目个1项。

在教

## &lt;&lt;数字逻辑与数字系统&gt;&gt;

## 书籍目录

前言第一章 开关理论基础 1.1 数制与码制 1.2 逻辑函数 1.3 布尔代数 1.4 卡诺图 1.5 集成门电路的外特性 小结 习题与思考题第二章 组合逻辑 2.1 组合逻辑分析 2.2 组合逻辑设计 2.3 考虑特殊问题的逻辑设计 2.4 组合逻辑中的竞争冒险 2.5 常用的中规模组合逻辑标准构件 小结 习题与思考题第三章 时序逻辑 3.1 集成双稳触发器 3.2 锁存器、寄存器和移位寄存器 3.3 计数器 3.4 同步时序逻辑分析 3.5 同步时序逻辑设计 小结 习题与思考题第四章 可编程逻辑器件 4.1 引言 4.2 随机读写存储器 4.3 只读存储器 4.4 可编程逻辑阵列 4.5 通用阵列逻辑 4.6 现场可编程门阵列 小结 习题与思考题第五章 在系统编程技术 5.1 ISP技术的特点 5.2 ISP逻辑器件系列 5.3 ispLSI器件的结构 5.4 在系统编程原理和方法 5.5 ABEL-HDL源文件格式 5.6 ISP器件的编程软件 5.7 ISP器件的三种逻辑设计方法 5.8 编译、模拟、器件适配与下载 小结 习题与思考题第六章 数字系统 6.1 数字系统的基本概念 6.2 基本子系统 6.3 数据通路 6.4 由顶向下的设计方法 6.5 小型控制器的设计 6.6 微程序控制器的设计 6.7 数字系统设计实例 小结 习题与思考题附录《数字逻辑与数字系统》配套教材与教学设备参考文献

## <<数字逻辑与数字系统>>

### 编辑推荐

《数字逻辑与数字系统（网络版）》体系新颖，取材先进，文字流畅，题例丰富，由浅入深，循序渐进，并和文字辅教材、CAI课件、远程网络课件、试题库、实验、课程设计、教学仪器等综合配套，形成了“理论、实验、设计”三个过程相统一的立体化教学体系。  
课内教学计划64学时。

<<数字逻辑与数字系统>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>